

*NOTICES *

Japan Patent Office is not responsible for any damages caused by the use of this translation.

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. **** shows the word which can not be translated.
3. In the drawings, any words are not translated.

CORRECTION or AMENDMENT

[Official Gazette Type] Printing of amendment by the convention of 2 of Article 17 of patent law.

[Section partition] The 2nd partition of the 6th section.

[Date of issue] December 18, Heisei 14 (2002. 12.18)

[Publication No.] JP, 11-271806, A.

[Date of Publication] October 8, Heisei 11 (1999. 10.8)

[**** format] Open patent official report 11-2719.

[Filing Number] Japanese Patent Application No. 10-76337.

[The 7th edition of International Patent Classification]

G02F	1/136	500	.
1/1345			.
G09F	9/00	352	.

[FI]

G02F	1/136	500	.
1/1345			.
G09F	9/00	352	.

[Procedure revision]

[Filing Date] September 9, Heisei 14 (2002. 9.9)

[Procedure amendment 1]

[Document to be Amended] Specification.

[Item(s) to be Amended] Claim.

[Method of Amendment] Change.

[Proposed Amendment]

[Claim(s)]

[Claim 1] On a substrate,

Two or more scanning line and two or more data lines which carry out phase intersection,

The scanning-line drive circuit which supplies a scanning signal to two or more aforementioned scanning lines,

A picture signal supply means to be prepared in the end side of two or more aforementioned data lines, and to supply a picture signal to two or more aforementioned data lines,

Two or more pixel sections by which an activity drive is carried out based on the aforementioned scanning signal and the aforementioned picture signal which are established in the shape of a matrix and supplied through two or more aforementioned scanning lines and two or more aforementioned data lines, respectively,

The active-matrix substrate characterized by having the precharge [inspection-cum-] circuit which precedes the precharge signal of a predetermined voltage level with the aforementioned picture signal at the time of normal operation, and is supplied to two or more aforementioned data lines, respectively while being prepared in the other end side of two or more aforementioned data lines and supplying an inspection signal to two or more aforementioned data lines at least, respectively at the time of inspection.

[Claim 2] The aforementioned precharge [inspection-cum-] circuit,

It is constituted including two or more precharge switches which carry out the switching output of the precharge signal inputted through a precharge signal line according to a precharge circuit driving signal, respectively, and are supplied

to two or more aforementioned data lines as the aforementioned inspection signal or the aforementioned precharge signal, respectively.

The aforementioned picture signal supply means,

A sampling circuit with two or more sampling switches which sample the picture signal inputted through a picture signal line according to a sampling circuit driving signal, respectively, and are supplied to two or more aforementioned data lines as the aforementioned picture signal, respectively,

The active-matrix substrate according to claim 1 characterized by being constituted including the data-line drive circuit which supplies the aforementioned sampling circuit driving signal to two or more aforementioned sampling switches, respectively.

[Claim 3] Two or more aforementioned precharge switches are active-matrix substrates according to claim 2 characterized by the bird clapper from the TFT by which the aforementioned data line was connected to the source electrode, the aforementioned precharge signal line was connected to the drain electrode, and the aforementioned precharge circuit driving-signal line was connected to the gate electrode, respectively.

[Claim 4] The aforementioned TFT is an active-matrix substrate according to claim 3 characterized by the bird clapper from one of an N channel type transistor, a P channel type transistor, and complementary transistors.

[Claim 5] The aforementioned data-line drive circuit,

The shift register of one sequence which outputs a transfer signal one by one from each stage,

An active-matrix substrate given in any 1 term of the claims 2-4 characterized by having the wave control circuit outputted as the aforementioned sampling circuit driving signal after restricting the time length of the aforementioned transfer signal so that the aforementioned transfer signal outputted almost simultaneously from two stages in this shift register which adjoin each other may not lap mutually in time.

[Claim 6] Two or more aforementioned pixel sections are constituted including the TFT for an active drive, respectively.

The aforementioned precharge [inspection-cum-] circuit is an active-matrix substrate given in any 1 term of the claims 1-5 characterized by consisting of same films as the TFT of the aforementioned pixel section including the TFT formed simultaneously.

[Claim 7] An active-matrix substrate given in any 1 term of claims 1-6,

The substrate of another side of the substrates of the aforementioned couple,

Liquid crystal equipment characterized by having the aforementioned liquid crystal.

[Claim 8] The seal member which sticks the substrate of the aforementioned couple in the circumference of the screen-display field specified by two or more aforementioned pixel sections, and surrounds the aforementioned liquid crystal, It has further circumference abandonment of the shading nature formed along with the profile of the aforementioned screen-display field at the substrate of aforementioned another side between the aforementioned seal member and the aforementioned screen-display field.

Liquid crystal equipment according to claim 7 characterized by being prepared in the position where at least one side of the I/O wiring of the aforementioned precharge [inspection-cum-] circuit and the aforementioned precharge [inspection-cum-] circuit counters the aforementioned circumference abandonment.

[Claim 9] Electronic equipment characterized by having liquid crystal equipment according to claim 8.

[Claim 10] It is the inspection method of an active-matrix substrate given in claims 2-6.

(i) by measuring the current which impresses predetermined voltage to the aforementioned precharge signal line, and flows on the aforementioned picture signal line, making two or more aforementioned precharge switches of all into an ON state, while carrying out normal operation of the aforementioned data-line drive circuit Or, making into an ON state two or more precharge switches of all simultaneously driven by the aforementioned precharge circuit driving signal, while carrying out normal operation of the (ii) aforementioned data-line drive circuit The inspection method of the active-matrix substrate characterized by conducting opening or open-circuit inspection of two or more aforementioned data lines by measuring the current which impresses predetermined voltage to the aforementioned picture signal line, and flows to the aforementioned precharge signal line.

[Claim 11] It is the inspection method of an active-matrix substrate given in claims 2-6.

(i) Making two or more aforementioned precharge switches of all into an OFF state, while making all the aforementioned sampling switches into an ON state measuring the current which flows between the picture signal lines by which electrical installation is carried out to the data line which impresses predetermined voltage and this adjoins each other -- or (ii) Making two or more aforementioned precharge switches of all into an ON state, while making all the aforementioned sampling switches into an OFF state By measuring the current which flows between the precharge signal lines by which electrical installation is carried out to the data line which impresses predetermined voltage and

this adjoins each other between the precharge signal lines by which electrical installation is carried out to the data line which adjoins each other. The inspection method of the active-matrix substrate characterized by conducting shunt evaluation of two or more aforementioned data lines.

[Claim 12] It is the inspection method of an active-matrix substrate given in claims 2-6.

(i) by measuring the current which impresses predetermined voltage to the aforementioned precharge signal line, and flows on the aforementioned picture signal line, making two or more aforementioned precharge switches of all into an ON state, while making all the aforementioned sampling switches into an OFF state Or, making into an ON state two or more precharge switches of all simultaneously driven by the aforementioned precharge circuit driving signal, while making all the (ii) aforementioned sampling switches into an OFF state. The inspection method of the active-matrix substrate characterized by conducting leak inspection of the aforementioned sampling switch by measuring the current which impresses predetermined voltage to the aforementioned picture signal line, and flows to the aforementioned precharge signal line.

[Claim 13] It is the inspection method of an active-matrix substrate given in claims 2-6.

(i) by measuring the current which impresses predetermined voltage to the aforementioned precharge signal line, and flows on the aforementioned picture signal line, making two or more aforementioned precharge switches of all into an OFF state, while making all the aforementioned sampling switches into an ON state Or, making two or more aforementioned precharge switches of all into an OFF state, while making all the (ii) aforementioned sampling switches into an ON state. The inspection method of the active-matrix substrate characterized by conducting leak inspection of the aforementioned precharge switch by measuring the current which impresses predetermined voltage to the aforementioned picture signal line, and flows to the aforementioned precharge signal line.

[Procedure amendment 2]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0009.

[Method of Amendment] Change.

[Proposed Amendment]

[0009]

[Means for Solving the Problem] Two or more scanning line and two or more data lines which carry out phase intersection on a substrate in order that the active-matrix substrate of this invention may solve the above-mentioned technical problem, The scanning-line drive circuit which supplies a scanning signal to two or more aforementioned scanning lines, and a picture signal supply means to be prepared in the end side of two or more aforementioned data lines, and to supply a picture signal to two or more aforementioned data lines, Two or more pixel sections by which an activity drive is carried out based on the aforementioned scanning signal and the aforementioned picture signal which are established in the shape of a matrix and supplied through two or more aforementioned scanning lines and two or more aforementioned data lines, respectively, It is prepared in the other end side of two or more aforementioned data lines. While supplying an inspection signal to two or more aforementioned data lines at least, respectively at the time of inspection, it is characterized by having the precharge [inspection-cum-] circuit which precedes the precharge signal of a predetermined voltage level with the aforementioned picture signal at the time of normal operation, and is supplied to two or more aforementioned data lines, respectively.

[Procedure amendment 3]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0010.

[Method of Amendment] Change.

[Proposed Amendment]

[0010] According to this active-matrix substrate, a picture signal supply means to supply a picture signal to two or more data lines is prepared in the end side of two or more data lines, and the precharge [inspection-cum-] circuit is established in the other end side of two or more data lines. Here, at the time of inspection, the inspection signal for performing electrical property inspection of a predetermined kind to two or more data lines at least is supplied by the precharge [inspection-cum-] circuit, respectively. Therefore, electrical property inspection of predetermined kinds, such as opening or open-circuit inspection to the pixel section connected to each data line located among both, respectively or this, and shunt evaluation, can be conducted using a precharge [inspection-cum-] circuit, and a picture signal supply means.

[Procedure amendment 4]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0013.

[Method of Amendment] Change.

[Proposed Amendment]

[0013] Moreover, the active-matrix substrate of this invention The aforementioned precharge [inspection-cum-] circuit It is constituted including two or more precharge switches which carry out the switching output of the precharge signal inputted through a precharge signal line according to a precharge circuit driving signal, respectively, and are supplied to two or more aforementioned data lines as the aforementioned inspection signal or the aforementioned precharge signal, respectively. A sampling circuit with two or more sampling switches which the aforementioned picture signal supply means samples the picture signal inputted through a picture signal line according to a sampling circuit driving signal, respectively, and are supplied to two or more aforementioned data lines as the aforementioned picture signal, respectively, It is characterized by being constituted including the data-line drive circuit which supplies the aforementioned sampling circuit driving signal to two or more aforementioned sampling switches, respectively.

[Procedure amendment 5]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0014.

[Method of Amendment] Change.

[Proposed Amendment]

[0014] According to this active-matrix substrate, two or more sampling switches which can be set to a sampling circuit are constituted so that the picture signal inputted through a picture signal line may be sampled according to a sampling circuit driving signal, respectively, and the data-line drive circuit is constituted so that a sampling circuit driving signal may be supplied to two or more sampling switches, respectively. Here, in a precharge circuit, according to a precharge circuit driving signal, a switching output is carried out by two or more precharge switches, and the precharge signal inputted through a precharge signal line is supplied to two or more data lines as an inspection signal, respectively at the time of inspection. Therefore, electrical property inspection of a predetermined kind to each data line located, respectively between two or more precharge switches and two or more sampling switches can be conducted using a precharge switch, a sampling switch, and a data-line drive circuit.

[Procedure amendment 6]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0016.

[Method of Amendment] Change.

[Proposed Amendment]

[0016] Moreover, the aforementioned data line is connected to a source electrode, the aforementioned precharge signal line is connected to a drain electrode, and, as for the precharge switch of the aforementioned plurality [substrate / active-matrix / of this invention], the aforementioned precharge circuit driving-signal line is characterized by the bird clapper from the TFT connected to the gate electrode, respectively.

[Procedure amendment 7]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0017.

[Method of Amendment] Change.

[Proposed Amendment]

[0017] According to this active-matrix substrate, the TFT which makes two or more precharge switches will be in an ON state, if a precharge circuit driving signal is supplied to a gate electrode through a precharge circuit driving-signal line, and it supplies the precharge signal supplied to a drain electrode through a precharge signal line from a source electrode as a precharge signal as an inspection signal to the data line at the time of normal operation at the time of inspection, respectively.

[Procedure amendment 8]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0019.

[Method of Amendment] Change.

[Proposed Amendment]

[0019] Moreover, as for the active-matrix substrate of this invention, the aforementioned TFT is characterized by the bird clapper from one of an N channel type transistor, a P channel type transistor, and complementary transistors.

[Procedure amendment 9]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0020.

[Method of Amendment] Change.

[Proposed Amendment]

[0020] According to this active-matrix substrate, using TFT of an N channel type transistor and a P channel type transistor, i.e., a piece channel, and the switching operation of the precharge switch which consists of a complementary transistor constituted from an N channel type transistor and a P channel type transistor, electrical property inspection of a predetermined kind can be ensured at the time of inspection, and precharge can be ensured at the time of normal operation.

[Procedure amendment 10]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0021.

[Method of Amendment] Change.

[Proposed Amendment]

[0021] Moreover, the active-matrix substrate of this invention is characterized by to be equipped the aforementioned data-line drive circuit with the wave control circuit outputted as the aforementioned sampling circuit driving signal after restricting the time length of the aforementioned transfer signal so that the aforementioned transfer signal outputted almost simultaneously from each stage from two stages in the shift register and this shift register of one sequence which outputs a transfer signal one by one which adjoin each other may not lap mutually in time.

[Procedure amendment 11]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0022.

[Method of Amendment] Change.

[Proposed Amendment]

[0022] According to this active-matrix substrate, if a transfer signal is outputted one by one from each stage of the shift register of one sequence, after the time length of a transfer signal is restricted by the wave control circuit, it will be outputted by it as a sampling circuit driving signal, so that the transfer signal outputted almost simultaneously from this shift register may not lap mutually in time. Therefore, it originates in operation of the sampling switch corresponding to the time lap in the transfer signal which gets mixed up, and the situation where a picture signal, an inspection signal, and a precharge signal will be supplied ranging over two or more data lines can be prevented. and if a precharge signal is made into two sequences even when it can be managed with one sequence and will perform the above-mentioned 1H reversal drive, if the precharge signal and precharge circuit driving signal which will be supplied to a precharge [inspection-cum-] circuit if constituted in this way are the case where 1H reversal drive like the above-mentioned is not performed, respectively, it is sufficient for them with one sequence a precharge circuit driving signal -- Therefore, as compared with the case where a sampling switch is driven by the data-line drive circuit based on the transfer signal of two or more sequences outputted from the shift register of two or more sequences, the I/O wiring for a precharge signal or precharge circuit driving signals concerning a precharge [inspection-cum-] circuit and the number of input/output terminals can be reduced sharply.

[Procedure amendment 12]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0023.

[Method of Amendment] Change.

[Proposed Amendment]

[0023] Moreover, the active-matrix substrate of this invention is characterized by constituting two or more aforementioned pixel sections including the TFT for an active drive, respectively, and the aforementioned precharge [inspection-cum-] circuit consisting of same films as the TFT of the aforementioned pixel section including the TFT formed simultaneously.

[Procedure amendment 13]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0024.

[Method of Amendment] Change.

[Proposed Amendment]

[0024] Since it is simultaneously formed from the film with same TFT in the pixel section and TFT in a precharge [inspection-cum-] circuit according to this active-matrix substrate, manufacture of such TFT is comparatively easy and can attain low-cost-ization of the whole equipment.

[Procedure amendment 14]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0025.

[Method of Amendment] Change.

[Proposed Amendment]

[0025] The liquid crystal equipment of this invention is characterized by having the above-mentioned active-matrix substrate, the substrate of another side of the substrates of the aforementioned couple, and the aforementioned liquid crystal. [Procedure amendment 15]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0026.

[Method of Amendment] Change.

[Proposed Amendment]

[0026] According to this liquid crystal equipment, it has the active-matrix substrate of this invention mentioned above, and is constituted, and since various kinds of pre- electrical property inspection is ensured, it is as reliable as an assembler. Moreover, since neither the I/O wiring only for an inspection circuit or inspection circuits nor an input/output terminal exists, the circumference circuit for performing normal operation, such as a precharge circuit, a sampling circuit, a data-line drive circuit, and a scanning-line drive circuit, can form with a margin.

[Procedure amendment 16]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0027.

[Method of Amendment] Change.

[Proposed Amendment]

[0027] Moreover, the seal member which the liquid crystal equipment of this invention sticks the substrate of the aforementioned couple in the circumference of the screen-display field specified by two or more aforementioned pixel sections, and surrounds the aforementioned liquid crystal, It has further circumference abandonment of the shading nature formed along with the profile of the aforementioned screen-display field at the substrate of aforementioned another side between the aforementioned seal member and the aforementioned screen-display field. At least one side of the I/O wiring of the aforementioned precharge [inspection-cum-] circuit and the aforementioned precharge [inspection-cum-] circuit is characterized by being prepared in the position which counters the aforementioned circumference abandonment.

[Procedure amendment 17]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0028.

[Method of Amendment] Change.

[Proposed Amendment]

[0028] According to this liquid crystal equipment, circumference abandonment of shading nature is formed along with the profile of a screen-display field at the 2nd substrate between the seal member and the screen-display field on the substrate (namely, opposite substrate) of another side. And either [at least] a precharge [inspection-cum-] circuit or its I/O wiring is formed in one substrate in the position (henceforth "the bottom of circumference abandonment") which counters circumference abandonment. Here, a precharge [inspection-cum-] circuit is a circuit of an alternating current drive fundamentally at the time of normal operation. For this reason, while faces the liquid crystal which was surrounded by the seal member and pinched among both substrates, and even if it forms a precharge [inspection-cum-] circuit, and its I/O wiring in a substrate portion, the problem of degradation of the liquid crystal by direct-current-voltage impression is not produced. And in this way, by forming a precharge [inspection-cum-] circuit, and its I/O wiring in the bottom of circumference abandonment, it can have a margin in a part for the periphery of a narrow long and slender substrate, and for example, a scanning-line drive circuit and a data-line drive circuit can be formed in it.

[Procedure amendment 18]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0029.

[Method of Amendment] Change.

[Proposed Amendment]

[0029] The electronic equipment of this invention is characterized by having the above-mentioned liquid crystal equipment.

[Procedure amendment 19]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0030.

[Method of Amendment] Change.

[Proposed Amendment]

[0030] Since according to this electronic equipment it has liquid crystal equipment of this invention mentioned above

and is constituted, the miniaturization is attained, high-definition operation is possible, and, moreover, it is reliable.

[Procedure amendment 20]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0031.

[Method of Amendment] Change.

[Proposed Amendment]

[0031] The inspection method of the active-matrix substrate of this invention (i) by measuring the current which impresses predetermined voltage to the aforementioned precharge signal line, and flows on the aforementioned picture signal line, making two or more aforementioned precharge switches of all into an ON state, while carrying out normal operation of the aforementioned data-line drive circuit Or, making into an ON state two or more precharge switches of all simultaneously driven by the aforementioned precharge circuit driving signal, while carrying out normal operation of the (ii) aforementioned data-line drive circuit By measuring the current which impresses predetermined voltage to the aforementioned picture signal line, and flows to the aforementioned precharge signal line, it is characterized by conducting opening or open-circuit inspection of two or more aforementioned data lines.

[Procedure amendment 21]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0032.

[Method of Amendment] Change.

[Proposed Amendment]

[0032] Predetermined voltage is impressed to a precharge signal line, making two or more precharge switches of all into an ON state according to the inspection method of this active-matrix substrate, while carrying out normal operation of the (i) data-line drive circuit. Then, the predetermined voltage impressed to the precharge signal line is impressed to each data line through the precharge switch made into the ON state. And since it was turned on in the group unit which a sampling switch becomes from a data-line unit or two or more data lines, when each data line and each picture signal line are made into switch-on, current flows on a picture signal line. Then, the current which flows on this picture signal line is measured, and if it compares with the reference current obtained when the pixel section connected to the data line or this is in a normal state, opening or an open circuit of the data line can be inspected in the group unit which consists of a data-line unit or two or more data lines.

[Procedure amendment 22]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0034.

[Method of Amendment] Change.

[Proposed Amendment]

[0034] Moreover, the inspection method of the active-matrix substrate of this invention (i) Making two or more aforementioned precharge switches of all into an OFF state, while making all the aforementioned sampling switches into an ON state measuring the current which flows between the picture signal lines by which electrical installation is carried out to the data line which impresses predetermined voltage and this adjoins each other between the picture signal lines by which electrical installation is carried out to the data line which adjoins each other -- or (ii) Making two or more aforementioned precharge switches of all into an ON state, while making all the aforementioned sampling switches into an OFF state By measuring the current which flows between the precharge signal lines by which electrical installation is carried out to the data line which impresses predetermined voltage and this adjoins each other between the precharge signal lines by which electrical installation is carried out to the data line which adjoins each other, it is characterized by conducting shunt evaluation of two or more aforementioned data lines.

[Procedure amendment 23]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0035.

[Method of Amendment] Change.

[Proposed Amendment]

[0035] Predetermined voltage is impressed between the picture signal lines by which electrical installation is carried out to the data line which adjoins each other, making two or more precharge switches of all into an OFF state according to the inspection method of this active-matrix substrate, while making all the (i) sampling switches into an ON state. Then, although predetermined voltage is impressed to the data line from a picture signal line through a sampling switch, since all precharge switches are turned off, the data line which adjoins each other is insulated mostly mutually, and current should not flow between picture signal lines. Then, if it compares with the reference current obtained when the current which flows between the picture signal lines by which electrical installation is carried out to

the data line which adjoins each other is measured and the data line etc. is in a normal state in this state (close to about 0), the short circuit of the data line can be inspected in the group unit which consists of a data-line unit or two or more data lines.

[Procedure amendment 24]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0037.

[Method of Amendment] Change.

[Proposed Amendment]

[0037] Moreover, the inspection method of the active-matrix substrate of this invention (i) by measuring the current which impresses predetermined voltage to the aforementioned precharge signal line, and flows on the aforementioned picture signal line, making two or more aforementioned precharge switches of all into an ON state, while making all the aforementioned sampling switches into an OFF state Or, making into an ON state two or more precharge switches of all simultaneously driven by the aforementioned precharge circuit driving signal, while making all the (ii) aforementioned sampling switches into an OFF state By measuring the current which impresses predetermined voltage to the aforementioned picture signal line, and flows to the aforementioned precharge signal line, it is characterized by conducting leak inspection of the aforementioned sampling switch.

[Procedure amendment 25]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0038.

[Method of Amendment] Change.

[Proposed Amendment]

[0038] Predetermined voltage is impressed to a precharge signal line, making two or more precharge switches of all into an ON state according to the inspection method of this active-matrix substrate, while making all the (i) sampling switches into an OFF state. Then, although predetermined voltage is impressed to the data line from a precharge signal line through a precharge switch, since all sampling switches are turned off, current should not flow on a picture signal line from the data line with the predetermined voltage of the data line. Then, if it compares with the reference current obtained when the current which flows on a picture signal line is measured and a sampling switch is in a normal state in this state (close to about 0), leak of a sampling switch can be inspected in the group unit which consists of a data-line unit or two or more data lines.

[Procedure amendment 26]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0040.

[Method of Amendment] Change.

[Proposed Amendment]

[0040] Moreover, the inspection method of the active-matrix substrate of this invention (i) by measuring the current which impresses predetermined voltage to the aforementioned precharge signal line, and flows on the aforementioned picture signal line, making two or more aforementioned precharge switches of all into an OFF state, while making all the aforementioned sampling switches into an ON state Or, making two or more aforementioned precharge switches of all into an OFF state, while making all the (ii) aforementioned sampling switches into an ON state By measuring the current which impresses predetermined voltage to the aforementioned picture signal line, and flows to the aforementioned precharge signal line, it is characterized by conducting leak inspection of the aforementioned precharge switch.

[Procedure amendment 27]

[Document to be Amended] Specification.

[Item(s) to be Amended] 0041.

[Method of Amendment] Change.

[Proposed Amendment]

[0041] Predetermined voltage is impressed to a precharge signal line, making two or more precharge switches of all into an OFF state according to the inspection method of this active-matrix substrate, while making all the (i) sampling switches into an ON state. Then, since all precharge switches are turned off, current should not flow on a picture signal line through the data line and the sampling switch with the predetermined voltage of a precharge signal line. Then, if it compares with the reference current obtained when the current which flows on a picture signal line is measured and a precharge switch is in a normal state in this state (close to about 0), leak of a precharge switch can be inspected in the group unit which consists of a data-line unit or two or more data lines.

[Translation done.]

(19)



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: **11271806 A**

(43) Date of publication of application: **08.10.99**

(51) Int. Cl.

G02F 1/136
G02F 1/1345
G09F 9/00

(21) Application number: **10076337**

(71) Applicant: **SEIKO EPSON CORP**

(22) Date of filing: **24.03.98**

(72) Inventor: **MURADE MASAO**

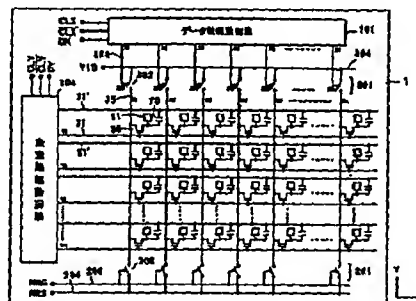
**(54) ACTIVE MATRIX SUBSTRATE, LIQUID CRYSTAL
DEVICE AND ELECTRONIC EQUIPMENT, AND
METHOD FOR INSPECTING THE SAME ACTIVE
MATRIX SUBSTRATE**

(57) Abstract:

PROBLEM TO BE SOLVED: To actualize an inspecting function and a precharging function in a narrow area on an active matrix substrate prepared by forming scanning lines, data lines, TFTs, etc., thereon to constitute a liquid crystal device.

SOLUTION: An active matrix substrate is equipped with a data line driving circuit 101 provided on one end side of data lines 35, and an inspecting and precharging circuit 201 which is provided on the other end side and supplies an inspection signal to the data lines at the time of inspection performed before the liquid crystal device is assembled and a precharge signal to the data lines during normal operation.

COPYRIGHT: (C)1999,JPO



CD-ROM: 31. Jan. 2000

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-271806

(43) 公開日 平成11年(1999)10月8日

(51) Int.Cl.⁸
G 0 2 F 1/136
1/1345
G 0 9 F 9/00

識別記号
5 0 0
3 5 2

F I
G 0 2 F 1/136
1/1345
G 0 9 F 9/00
5 0 0
3 5 2

審査請求 未請求 請求項の数13 O L (全 24 頁)

(21) 出願番号 特願平10-76337

(22) 出願日 平成10年(1998)3月24日

(71) 出願人 000002369

セイコーエプソン株式会社

東京都新宿区西新宿2丁目4番1号

(72) 発明者 村出 正夫

長野県諏訪市大和3丁目3番5号 セイコ

ーエプソン株式会社内

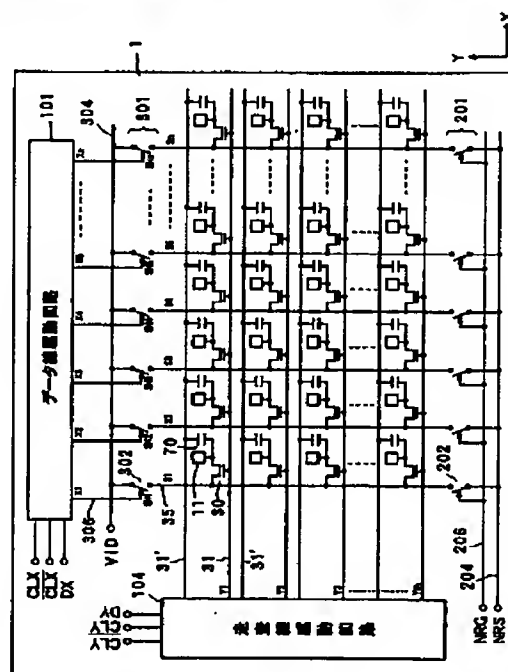
(74) 代理人 弁理士 鈴木 喜三郎 (外2名)

(54) 【発明の名称】 アクティブマトリクス基板、液晶装置及び電子機器並びに該アクティブマトリクス基板の検査方法

(57) 【要約】

【課題】 基板上に走査線、データ線、T F T等が形成されてなり、液晶装置を構成するためのアクティブマトリクス基板において、検査機能とプリチャージ機能とを基板上の狭い領域で実現する。

【解決手段】 アクティブマトリクス基板は、複数のデータ線(35)の一端側に設けられたデータ線駆動回路(101)と、その他端側に設けられており、液晶装置の組み立て工程前などに行われる検査時に、データ線に検査信号を供給すると共に、通常動作時に、データ線にプリチャージ信号を供給する検査兼プリチャージ回路(201)とを備える。



【特許請求の範囲】

【請求項1】 一对の基板間に液晶が挟持されてなる液晶装置を構成するためのアクティブマトリクス基板であって、

前記一对の基板のうちの一方の基板上に、
相交差する複数の走査線及び複数のデータ線と、
前記複数の走査線に走査信号を供給する走査線駆動回路と、

前記複数のデータ線の一端側に設けられており、前記複数のデータ線に画像信号を供給する画像信号供給手段

と、
マトリクス状に設けられており、前記複数の走査線及び前記複数のデータ線を介して供給される前記走査信号及び前記画像信号に基づいて夫々能動駆動される複数の画素部と、

前記複数のデータ線の他端側に設けられており、検査時に少なくとも前記複数のデータ線に検査信号を夫々供給すると共に通常動作時に所定電圧レベルのプリチャージ信号を前記画像信号に先行して前記複数のデータ線に夫々供給する検査兼プリチャージ回路とを備えたことを特徴とするアクティブマトリクス基板。

【請求項2】 前記検査兼プリチャージ回路は、
プリチャージ信号線を介して入力されるプリチャージ信号をプリチャージ回路駆動信号に応じて夫々スイッチング出力して前記検査信号又は前記プリチャージ信号として前記複数のデータ線に夫々供給する複数のプリチャージスイッチを含んで構成されており、

前記画像信号供給手段は、
画像信号線を介して入力される画像信号をサンプリング回路駆動信号に応じて夫々サンプリングして前記画像信号として前記複数のデータ線に夫々供給する複数のサンプリングスイッチを持つサンプリング回路と、
前記サンプリング回路駆動信号を前記複数のサンプリングスイッチに夫々供給するデータ線駆動回路とを含んで構成されていることを特徴とする請求項1に記載のアクティブマトリクス基板。

【請求項3】 前記複数のプリチャージスイッチは夫々、前記データ線がソース電極に接続され、前記プリチャージ信号線がドレイン電極に接続され、前記プリチャージ回路駆動信号線がゲート電極に接続された薄膜トランジスタからなることを特徴とする請求項2に記載のアクティブマトリクス基板。

【請求項4】 前記薄膜トランジスタは、Nチャネル型トランジスタ、Pチャネル型トランジスタ及び相補型トランジスタのうちの一つからなることを特徴とする請求項3に記載のアクティブマトリクス基板。

【請求項5】 前記データ線駆動回路は、
各段から転送信号を順次出力する1系列のシフトレジスタと、

該シフトレジスタにおける相隣接する二つの段から相前

後して出力される前記転送信号が時間的に相互に重ならないように前記転送信号の時間長さを制限した後に前記サンプリング回路駆動信号として出力する波形制御回路とを備えたことを特徴とする請求項2から4のいずれか一項に記載のアクティブマトリクス基板。

【請求項6】 前記複数の画素部は夫々、能動駆動用の薄膜トランジスタを含んで構成されており、
前記検査兼プリチャージ回路は、前記画素部の薄膜トランジスタと同じ膜から同時に形成された薄膜トランジスタを含んで構成されていることを特徴とする請求項1から5のいずれか一項に記載のアクティブマトリクス基板。

【請求項7】 請求項1から6のいずれか一項に記載のアクティブマトリクス基板と、
前記一对の基板のうちの他方の基板と、
前記液晶とを備えたことを特徴とする液晶装置。

【請求項8】 前記複数の画素部により規定される画面表示領域の周囲において前記一对の基板を貼り合わせて前記液晶を包囲するシール部材と、

前記シール部材と前記画面表示領域との間において前記画面表示領域の輪郭に沿って前記他方の基板に形成された遮光性の周辺見切りとを更に備えており、
前記検査兼プリチャージ回路及び前記検査兼プリチャージ回路の入出力配線のうちの少なくとも一方が前記周辺見切りに対向する位置に設けられたことを特徴とする請求項7に記載の液晶装置。

【請求項9】 請求項8に記載の液晶装置を備えたことを特徴とする電子機器。

【請求項10】 請求項2から6に記載のアクティブマトリクス基板の検査方法であって、

(i)前記データ線駆動回路を通常動作させると共に前記複数のプリチャージスイッチ全てをオン状態としつつ、
前記プリチャージ信号線に所定電圧を印加して前記画像信号線に流れる電流を測定することにより、或いは、(i i)前記データ線駆動回路を通常動作させると共に前記プリチャージ回路駆動信号により同時に駆動される複数のプリチャージスイッチ全てをオン状態としつつ、前記画像信号線に所定電圧を印加して前記プリチャージ信号線に流れる電流を測定することにより、前記複数のデータ線の開放又は断線検査を行うことを特徴とするアクティブマトリクス基板の検査方法。

【請求項11】 請求項2から6に記載のアクティブマトリクス基板の検査方法であって、

(i)前記サンプリングスイッチ全てをオン状態とすると共に前記複数のプリチャージスイッチ全てをオフ状態としつつ、相隣接するデータ線に電氣的接続される画像信号線の間に所定電圧を印加して該相隣接するデータ線に電氣的接続される画像信号線間に流れる電流を測定することにより、或いは、(ii)前記サンプリングスイッチ全てをオフ状態とすると共に前記複数のプリチャージスイ

ッチ全てをオン状態としつつ、相隣接するデータ線に電氣的接続されるプリチャージ信号線の間に所定電圧を印加して該相隣接するデータ線に電氣的接続されるプリチャージ信号線間に流れる電流を測定することにより、前記複数のデータ線の短絡検査を行うことを特徴とするアクティブマトリクス基板の検査方法。

【請求項12】 請求項2から6に記載のアクティブマトリクス基板の検査方法であって、

(i)前記サンプリングスイッチ全てをオフ状態とすると共に前記複数のプリチャージスイッチ全てをオン状態としつつ、前記プリチャージ信号線に所定電圧を印加して前記画像信号線に流れる電流を測定することにより、或いは、(ii)前記サンプリングスイッチ全てをオフ状態とすると共に前記プリチャージ回路駆動信号により同時に駆動される複数のプリチャージスイッチ全てをオン状態としつつ、前記画像信号線に所定電圧を印加して前記プリチャージ信号線に流れる電流を測定することにより、前記サンプリングスイッチのリーク検査を行うことを特徴とするアクティブマトリクス基板の検査方法。

【請求項13】 請求項2から6に記載のアクティブマトリクス基板の検査方法であって、

(i)前記サンプリングスイッチ全てをオン状態とすると共に前記複数のプリチャージスイッチ全てをオフ状態としつつ、前記プリチャージ信号線に所定電圧を印加して前記画像信号線に流れる電流を測定することにより、或いは、(ii)前記サンプリングスイッチ全てをオン状態とすると共に前記複数のプリチャージスイッチ全てをオフ状態としつつ、前記画像信号線に所定電圧を印加して前記プリチャージ信号線に流れる電流を測定することにより、前記プリチャージスイッチのリーク検査を行うことを特徴とするアクティブマトリクス基板の検査方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、基板上に走査線やデータ線などの各種配線、薄膜トランジスタ（以下適宜、TFTと称する）などの駆動素子等が形成されており、対向基板との間に液晶を挟持することにより、アクティブマトリクス駆動方式の液晶装置等を構成するアクティブマトリクス基板、これを備えた液晶装置及び電子機器、並びにこのようなアクティブマトリクス基板における各種の電気特性検査方法の技術分野に属し、特に、プリチャージ回路及び検査回路などの周辺回路が基板上に形成される形式のアクティブマトリクス基板等の技術分野に属する。

【0002】

【従来の技術】従来、TFT駆動によるアクティブマトリクス駆動方式の液晶装置用のアクティブマトリクス基板においては、縦横に夫々配列された多数の走査線及びデータ線並びにこれらの各交点に対応して多数の画素電極やTFTがガラス基板上に設けられるのが一般的であ

る。このようなアクティブマトリクス基板は、対向基板とシール材により貼り合わされ且つ両基板間に液晶が封入されることにより、液晶装置を構成する。ここで特に、基板上に形成された各種配線等が断線や短絡していたり、或いはTFTがリーク電流を生じていたりする不良なアクティブマトリクス基板は、当該アクティブマトリクス基板を液晶装置に組み立てる組み立て工程の前や、マザー基板上に複数形成された当該アクティブマトリクス基板を相互に切り離すスクライプ工程等の前に発見して、次工程に持ち込まないことが製造の効率化や低コスト化等の観点から望ましい。そこで、この種のアクティブマトリクス基板には、走査線駆動回路、データ線駆動回路、サンプリング回路、プリチャージ回路等に加えて、画面表示領域の周辺領域に形成される周辺回路の一つとして、液晶装置に組み立てられる前における当該アクティブマトリクス基板の電気特性検査を実行可能に構成された検査回路が設けられる場合がある。

【0003】このような検査回路は例えば、複数のデータ線に夫々接続された複数のTFT等のスイッチング素子を備えており、また、これらのスイッチング素子を駆動するための検査用駆動信号やこれらのスイッチング素子等を介してデータ線に供給される検査信号を入力したり測定したりするための複数の検査用端子が基板上に専用に設けられ、更にこれらの検査用端子から検査回路までを結ぶ検査用配線が専用に設けられる。そして、例えば検査用端子にプローブを当てて所定電圧の検査用信号を入力しつつ検査用駆動信号を所定のタイミングで入力することにより、複数のデータ線の開放検査、断線検査、更にはサンプリングスイッチのリーク検査などの電気特性検査を各データ線の単位で或いは複数のデータ線のグループの単位で行えるように構成されている。

【0004】他方、上述の周辺回路のうち、プリチャージ回路は特に、コントラスト比の向上、データ線の電位レベルの安定、表示画面上のラインむらの低減等を目的として、データ線に対し、データ線駆動回路から供給される画像信号に先行するタイミングで、プリチャージ信号を供給することにより、画像信号をデータ線に書き込む際の負荷を軽減する回路である。特に液晶を交流駆動するために通常行われるデータ線の電圧極性を所定周期で反転して駆動する、例えば走査線毎に液晶に印加する電圧を反転する、1H反転駆動方式においては、プリチャージ信号をデータ線に予め書き込んでおけば、画像信号をデータ線に書き込む際に必要な電流量を顕著に少なくできる。例えば、特開平7-295520号公報に、このようなプリチャージ回路の一例が開示されている。また、サンプリング回路は、高周波数の画像信号を各データ線に所定のタイミングで安定的に走査信号と同期して供給するために、画像信号をサンプリングする回路である。

【0005】ここで、上述のように周辺回路を基板上に

備えた液晶装置の基板サイズが同じであれば、マトリクス状に配置された複数の画素部により規定される画面表示領域、即ち液晶装置上で実際に液晶の配向状態の変化により画像が表示される領域は、表示装置の基本的要請として大きい程よいとされている。従って、上述した検査回路やプリチャージ回路を含めて周辺回路は、画面表示領域の周囲に位置する基板の狭く細長い周辺部分に設けられるのが一般的である。

【0006】

【発明が解決しようとする課題】しかしながら、上述した検査回路とプリチャージ回路との両方をアクティブマトリクス基板の周辺部分に設けようとすると、これらの回路を構成するTFTの形成領域の確保や配線の引き回しなどが困難になるという問題点が生じる。即ち、走査線駆動回路やデータ線駆動回路に加えてサンプリング回路、プリチャージ回路、検査回路等までも前述の狭く細長い周辺部分に設けると、特定の仕様に沿うようにこれらの周辺回路を設計することが困難になるという問題点がある。

【0007】特に検査回路を設ける場合に必要となる検査用端子については、プローブを立てること等との関係から、端子部の面積が例えば $100\mu\text{m} \times 100\mu\text{m}$ 程度にもなる。即ち、液晶装置の組み立て前に行われる検査のために、このような基板面上の貴重な領域が占められてしまうという問題点がある。加えて、このように基板面上に設けられた検査用端子は、通常Al（アルミニウム）等の金属薄膜などからなり、検査後の不使用時にもそのまま残されるため、製品化された後に腐食して液晶装置を不良化させたり、表示画像の品質を低下させかねないという問題点もある。

【0008】本発明は上述した問題点に鑑みなされたものであり、基板上における比較的狭い領域を用いてプリチャージ機能と検査機能とを実現する液晶装置用のアクティブマトリクス基板、これを用いた液晶装置及び電子機器並びに該アクティブマトリクス基板の検査方法を提供することを課題とする。

【0009】

【課題を解決するための手段】請求項1に記載のアクティブマトリクス基板は上記課題を解決するために、一対の基板間に液晶が挟持されてなる液晶装置を構成するためのアクティブマトリクス基板であって、前記一対の基板のうちの一方の基板上に、相交差する複数の走査線及び複数のデータ線と、前記複数の走査線に走査信号を供給する走査線駆動回路と、前記複数のデータ線の一端側に設けられており、前記複数のデータ線に画像信号を供給する画像信号供給手段と、マトリクス状に設けられており、前記複数の走査線及び前記複数のデータ線を介して供給される前記走査信号及び前記画像信号に基づいて夫々能動駆動される複数の画素部と、前記複数のデータ線

複数のデータ線に検査信号を夫々供給すると共に通常動作時に所定電圧レベルのプリチャージ信号を前記画像信号に先行して前記複数のデータ線に夫々供給する検査兼プリチャージ回路とを備えたことを特徴とする。

【0010】請求項1に記載のアクティブマトリクス基板によれば、複数のデータ線に画像信号を供給する画像信号供給手段は、複数のデータ線の一端側に設けられており、検査兼プリチャージ回路は、複数のデータ線の他端側に設けられている。ここで、検査時には、少なくとも複数のデータ線に、所定種類の電気特性検査を行うための検査信号が、検査兼プリチャージ回路により夫々供給される。従って、検査兼プリチャージ回路と画像信号供給手段とを用いて、両者間に夫々位置する各データ線やこれに接続された画素部に対する開放又は断線検査や短絡検査などの所定種類の電気特性検査を行うことが出来る。

【0011】他方、通常動作時には、所定電圧レベルのプリチャージ信号が、画像信号供給手段から供給される画像信号に先行して、検査兼プリチャージ回路により複数のデータ線に夫々供給される。そして、画像信号が複数のデータ線に画像信号供給手段により供給される。即ち、検査兼プリチャージ回路により、各データ線についてのプリチャージが行われ、プリチャージされた各データ線に対する画像信号の供給が画像信号供給手段により良好に行われることになる。

【0012】以上のように、検査兼プリチャージ回路は、液晶装置への組み立て工程前やスクライプ工程前などに実施される検査の際には検査機能を持ち、液晶装置への組み立て後の通常動作の際にはプリチャージ機能を持つので、従来のように検査回路とプリチャージ回路とを別々に基板の周辺部分に設ける場合と比較して、これら二つの機能を実現するために必要な基板上領域が顕著に小さくて済む。

【0013】請求項2に記載のアクティブマトリクス基板は請求項1に記載のアクティブマトリクス基板において、前記検査兼プリチャージ回路は、プリチャージ信号線を介して入力されるプリチャージ信号をプリチャージ回路駆動信号に応じて夫々スイッチング出力して前記検査信号又は前記プリチャージ信号として前記複数のデータ線に夫々供給する複数のプリチャージスイッチを含んで構成されており、前記画像信号供給手段は、画像信号線を介して入力される画像信号をサンプリング回路駆動信号に応じて夫々サンプリングして前記画像信号として前記複数のデータ線に夫々供給する複数のサンプリングスイッチを持つサンプリング回路と、前記サンプリング回路駆動信号を前記複数のサンプリングスイッチに夫々供給するデータ線駆動回路とを含んで構成されていることを特徴とする。

【0014】請求項2に記載のアクティブマトリクス基板によれば、サンプリング回路における複数のサンプリ

10

20

30

40

50

ングスイッチは、画像信号線を介して入力される画像信号をサンプリング回路駆動信号に応じて夫々サンプリングするように構成されており、データ線駆動回路は、サンプリング回路駆動信号を複数のサンプリングスイッチに夫々供給するように構成されている。ここで、検査時には、プリチャージ回路において、プリチャージ信号線を介して入力されるプリチャージ信号は夫々、プリチャージ回路駆動信号に応じて、複数のプリチャージスイッチによりスイッチング出力されて、検査信号として複数のデータ線に夫々供給される。従って、プリチャージスイッチ、サンプリングスイッチ及びデータ線駆動回路を用いて、複数のプリチャージスイッチと複数のサンプリングスイッチとの間に夫々位置する各データ線に対する所定種類の電気特性検査を行うことが出来る。

【0015】他方、通常動作時には、プリチャージ回路において、プリチャージ信号線を介して入力されるプリチャージ信号は夫々、プリチャージ回路駆動信号に応じて、複数のプリチャージスイッチによりスイッチング出力されて、プリチャージ信号として複数のデータ線に夫々供給される。そして、画像信号供給手段において、サンプリング回路駆動信号が複数のサンプリングスイッチにデータ線駆動回路により夫々供給されると、画像信号線を介して入力される画像信号は、サンプリング回路駆動信号に応じて、複数のサンプリングスイッチにより夫々サンプリングされて、画像信号として複数のデータ線に夫々供給される。即ち、検査兼プリチャージ回路により各データ線についてのプリチャージが行われ、プリチャージされた各データ線に対する画像信号の供給が画像信号供給手段により良好に行われることになる。

【0016】請求項3に記載のアクティブマトリクス基板は請求項2に記載のアクティブマトリクス基板において、前記複数のプリチャージスイッチは夫々、前記データ線がソース電極に接続され、前記プリチャージ信号線がドレイン電極に接続され、前記プリチャージ回路駆動信号線がゲート電極に接続された薄膜トランジスタからなることを特徴とする。

【0017】請求項3に記載のアクティブマトリクス基板によれば、複数のプリチャージスイッチをなす薄膜トランジスタは夫々、プリチャージ回路駆動信号線を介してゲート電極にプリチャージ回路駆動信号が供給されるとオン状態となり、プリチャージ信号線を介してドレイン電極に供給されるプリチャージ信号を、ソース電極からデータ線に対して、検査時には検査信号として、或いは通常動作時にはプリチャージ信号として供給する。

【0018】従って、検査時には、これらの薄膜トランジスタのスイッチング動作を利用して、これらの薄膜トランジスタと複数のサンプリングスイッチとの間に夫々位置する各データ線に対する所定種類の電気特性検査を行うことが出来る。また通常動作時には、これらの薄膜トランジスタのスイッチング動作を利用して、各データ

線についてのプリチャージが行われ、プリチャージされた各データ線に対する画像信号の供給が画像信号供給手段により良好に行われることになる。

【0019】請求項4に記載のアクティブマトリクス基板は請求項3に記載のアクティブマトリクス基板において、前記薄膜トランジスタは、Nチャネル型トランジスタ、Pチャネル型トランジスタ及び相補型トランジスタのうちの一つからなることを特徴とする。

【0020】請求項4に記載のアクティブマトリクス基板によれば、Nチャネル型トランジスタ、Pチャネル型トランジスタ、即ち片チャネルのTFETや、Nチャネル型トランジスタ及びPチャネル型トランジスタで構成する相補型トランジスタからなるプリチャージスイッチのスイッチング動作を利用して、検査時には所定種類の電気特性検査を確実に控え、通常動作時にはプリチャージを確実に控え。

【0021】請求項5に記載のアクティブマトリクス基板は請求項2から4のいずれか一項に記載のアクティブマトリクス基板において、前記データ線駆動回路は、各段から転送信号を順次出力する1系列のシフトレジスタと、該シフトレジスタにおける相隣接する二つの段から相前後して出力される前記転送信号が時間的に相互に重ならないように前記転送信号の時間長さを制限した後に前記サンプリング回路駆動信号として出力する波形制御回路とを備えたことを特徴とする。

【0022】請求項5に記載のアクティブマトリクス基板によれば、1系列のシフトレジスタの各段から転送信号を順次出力されると、該シフトレジスタから相前後して出力される転送信号が時間的に相互に重ならないように、波形制御回路により、転送信号の時間長さが制限された後、サンプリング回路駆動信号として出力される。従って、相前後する転送信号における時間的な重なりに対応したサンプリングスイッチの動作に起因して、画像信号、検査信号やプリチャージ信号が複数のデータ線に跨って供給されてしまう事態を未然に防げる。そして、このように構成すれば、検査兼プリチャージ回路に供給するプリチャージ信号やプリチャージ回路駆動信号は夫々、前述の如き1H反転駆動を行わない場合であれば1系列で済み、前述の1H反転駆動を行う場合でもプリチャージ信号を2系列にすれば（プリチャージ回路駆動信号は1系列のままで）足りる。従って、複数系列のシフトレジスタから出力される複数系列の転送信号に基づいてデータ線駆動回路によりサンプリングスイッチを駆動する場合と比較して、検査兼プリチャージ回路に係る、プリチャージ信号やプリチャージ回路駆動信号用の入出力配線や入出力端子の数を大幅に減らすことが出来る。

【0023】請求項6に記載のアクティブマトリクス基板は請求項1から5のいずれか一項に記載のアクティブマトリクス基板において、前記複数の画素部は夫々、能動駆動用の薄膜トランジスタを含んで構成されており、

前記検査兼プリチャージ回路は、前記画素部の薄膜トランジスタと同じ膜から同時に形成された薄膜トランジスタを含んで構成されていることを特徴とする。

【0024】請求項6に記載のアクティブマトリクス基板によれば、画素部における薄膜トランジスタと検査兼プリチャージ回路における薄膜トランジスタとは、同じ膜から同時に形成されているので、これらの薄膜トランジスタの製造は、比較的容易であり、装置全体の低コスト化を図れる。

【0025】請求項7に記載の液晶装置は、請求項1から6のいずれか一項に記載のアクティブマトリクス基板と、前記一对の基板のうちの他方の基板と、前記液晶とを備えたことを特徴とする。

【0026】請求項7に記載の液晶装置によれば、上述した本発明のアクティブマトリクス基板を備えて構成されており、組み立て工程前における各種の電気特性検査が確実に行われているために、信頼性が高い。また、検査回路や検査回路専用の入出力配線や入出力端子などが存在しないため、プリチャージ回路、サンプリング回路、データ線駆動回路、走査線駆動回路等の通常動作を行うための周辺回路が余裕を持って形成できる。

【0027】請求項8に記載の液晶装置は、請求項7に記載の液晶装置において、前記複数の画素部により規定される画面表示領域の周囲において前記一对の基板を貼り合わせて前記液晶を包囲するシール部材と、前記シール部材と前記画面表示領域との間において前記画面表示領域の輪郭に沿って前記他方の基板に形成された遮光性の周辺見切りとを更に備えており、前記検査兼プリチャージ回路及び前記検査兼プリチャージ回路の入出力配線のうちの少なくとも一方が前記周辺見切りに対向する位置に設けられたことを特徴とする。

【0028】請求項8に記載の液晶装置によれば、遮光性の周辺見切りは、他方の基板（即ち、対向基板）上でシール部材と画面表示領域との間において画面表示領域の輪郭に沿って、第2基板に形成されている。そして、検査兼プリチャージ回路及びその入出力配線のうちの少なくとも一方が、周辺見切りに対向する位置（以下、“周辺見切り下”という）において一方の基板に設けられている。ここで、検査兼プリチャージ回路は、通常動作時には基本的に交流駆動の回路である。このため、シール部材により包囲され両基板間に挟持された液晶に面する一方の基板部分に、検査兼プリチャージ回路やその入出力配線を設けても、直流電圧印加による液晶の劣化という問題は生じない。そして、このように周辺見切り下に、検査兼プリチャージ回路やその入出力配線を設けることで、例えば、走査線駆動回路やデータ線駆動回路を狭く細長い基板の周辺部分に余裕を持って形成することができる。

【0029】請求項9に記載の電子機器は、請求項8に記載の液晶装置を備えたことを特徴とする。

【0030】請求項9に記載の電子機器によれば、上述した本発明の液晶装置を備えて構成されるため、小型化が図られており高品位動作が可能であり、しかも信頼性が高い。

【0031】請求項10に記載のアクティブマトリクス基板の検査方法は、請求項2から6に記載のアクティブマトリクス基板を検査する検査方法であって、(i)前記データ線駆動回路を通常動作させると共に前記複数のプリチャージスイッチ全てをオン状態としつつ、前記プリチャージ信号線に所定電圧を印加して前記画像信号線に流れる電流を測定することにより、或いは、(ii)前記データ線駆動回路を通常動作させると共に前記プリチャージ回路駆動信号により同時に駆動される複数のプリチャージスイッチ全てをオン状態としつつ、前記画像信号線に所定電圧を印加して前記プリチャージ信号線に流れる電流を測定することにより、前記複数のデータ線の開放又は断線検査を行うことを特徴とする。

【0032】請求項10に記載のアクティブマトリクス基板の検査方法によれば、(i)データ線駆動回路を通常動作させると共に複数のプリチャージスイッチ全てをオン状態としつつ、プリチャージ信号線に所定電圧を印加する。すると、プリチャージ信号線に印加された所定電圧は、オン状態とされたプリチャージスイッチを介して各データ線に印加される。そして、サンプリングスイッチがデータ線単位又は複数のデータ線からなるグループ単位でオンされているので、各データ線と各画像信号線とが導通状態とされた時点で、画像信号線に電流が流れる。そこで、この画像信号線に流れる電流を測定して、データ線やこれに接続された画素部が正常状態にある場合に得られる基準電流と比較すれば、データ線単位又は複数のデータ線からなるグループ単位で、データ線の開放又は断線を検査できる。

【0033】或いは、(ii)データ線駆動回路を通常動作させると共にプリチャージ回路駆動信号により同時に駆動される複数のプリチャージスイッチ全てをオン状態としつつ、画像信号線に所定電圧を印加する。すると、画像信号線に印加された所定電圧は、サンプリングスイッチによりサンプリングされて、各データ線に印加される。そして、プリチャージスイッチがオンされているため各データ線とプリチャージ信号線とが導通状態とされているので、各データ線に印加された電圧により、プリチャージ信号線に電流が流れる。そこで、このプリチャージ信号線に流れる電流を測定して、データ線等が正常状態にある場合に得られる基準電流と比較すれば、データ線単位又は複数のデータ線からなるグループ単位で、データ線の開放又は断線を検査できる。

【0034】請求項11に記載のアクティブマトリクス基板の検査方法は、請求項2から6に記載のアクティブマトリクス基板を検査する検査方法であって、(i)前記サンプリングスイッチ全てをオン状態とすると共に前記

複数のプリチャージスイッチ全てをオフ状態としつつ、相隣接するデータ線に電氣的接続される画像信号線の間に所定電圧を印加して該相隣接するデータ線に電氣的接続される画像信号線間に流れる電流を測定することにより、或いは、(ii)前記サンプリングスイッチ全てをオフ状態とすると共に前記複数のプリチャージスイッチ全てをオン状態としつつ、相隣接するデータ線に電氣的接続されるプリチャージ信号線の間に所定電圧を印加して該相隣接するデータ線に電氣的接続されるプリチャージ信号線間に流れる電流を測定することにより、前記複数のデータ線の短絡検査を行うことを特徴とする。

【0035】請求項11に記載のアクティブマトリクス基板の検査方法によれば、(i)サンプリングスイッチ全てをオン状態とすると共に複数のプリチャージスイッチ全てをオフ状態としつつ、相隣接するデータ線に電氣的接続される画像信号線の間に所定電圧を印加する。すると、サンプリングスイッチを介して画像信号線からデータ線に所定電圧が印加されるが、プリチャージスイッチが全てオフされているため、相隣接するデータ線は相互にほぼ絶縁されており画像信号線間には電流は流れない筈である。そこで、この状態で、相隣接するデータ線に電氣的接続される画像信号線間に流れる電流を測定して、データ線等が正常状態にある場合に得られる（ほぼ零に近い）基準電流と比較すれば、データ線単位又は複数のデータ線からなるグループ単位で、データ線の短絡を検査できる。

【0036】或いは、(ii)サンプリングスイッチ全てをオフ状態とすると共に複数のプリチャージスイッチ全てをオン状態としつつ、相隣接するデータ線に電氣的接続されるプリチャージ信号線の間に所定電圧を印加する。すると、プリチャージスイッチを介してプリチャージ信号線からデータ線に所定電圧が印加されるが、サンプリングスイッチが全てオフされているため、相隣接するデータ線は相互にほぼ絶縁されておりプリチャージ信号線間には電流は流れない筈である。そこで、この状態で、相隣接するデータ線に電氣的接続されるプリチャージ信号線間に流れる電流を測定して、データ線が正常状態にある場合に得られる（ほぼ零に近い）基準電流と比較すれば、データ線単位又は複数のデータ線からなるグループ単位で、データ線の短絡を検査できる。

【0037】請求項12に記載のアクティブマトリクス基板の検査方法は、請求項2から6に記載のアクティブマトリクス基板を検査する検査方法であって、(i)前記サンプリングスイッチ全てをオフ状態とすると共に前記複数のプリチャージスイッチ全てをオン状態としつつ、前記プリチャージ信号線に所定電圧を印加して前記画像信号線に流れる電流を測定することにより、或いは、(ii)前記サンプリングスイッチ全てをオフ状態とすると共に前記プリチャージ回路駆動信号により同時に駆動される複数のプリチャージスイッチ全てをオン状態とし

つつ、前記画像信号線に所定電圧を印加して前記プリチャージ信号線に流れる電流を測定することにより、前記サンプリングスイッチのリーク検査を行うことを特徴とする。

【0038】請求項12に記載のアクティブマトリクス基板の検査方法によれば、(i)サンプリングスイッチ全てをオフ状態とすると共に複数のプリチャージスイッチ全てをオン状態としつつ、プリチャージ信号線に所定電圧を印加する。すると、プリチャージスイッチを介してプリチャージ信号線からデータ線に所定電圧が印加されるが、サンプリングスイッチが全てオフされているため、データ線の所定電圧によりデータ線から画像信号線に電流が流れない筈である。そこで、この状態で、画像信号線に流れる電流を測定して、サンプリングスイッチが正常状態にある場合に得られる（ほぼ零に近い）基準電流と比較すれば、データ線単位又は複数のデータ線からなるグループ単位で、サンプリングスイッチのリークを検査できる。

【0039】或いは、(ii)サンプリングスイッチ全てをオフ状態とすると共にプリチャージ回路駆動信号により同時に駆動される複数のプリチャージスイッチ全てをオン状態としつつ、画像信号線に所定電圧を印加する。すると、サンプリングスイッチが全てオフされているため、画像信号線の所定電圧によりデータ線及びプリチャージスイッチを介してプリチャージ信号線に電流が流れない筈である。そこで、この状態で、プリチャージ信号線に流れる電流を測定して、サンプリングスイッチが正常状態にある場合に得られる（ほぼ零に近い）基準電流と比較すれば、データ線単位又は複数のデータ線からなるグループ単位で、サンプリングスイッチのリークを検査できる。

【0040】請求項13に記載のアクティブマトリクス基板の検査方法は、請求項2から6に記載のアクティブマトリクス基板を検査する検査方法であって、(i)前記サンプリングスイッチ全てをオン状態とすると共に前記複数のプリチャージスイッチ全てをオフ状態としつつ、前記プリチャージ信号線に所定電圧を印加して前記画像信号線に流れる電流を測定することにより、或いは、(ii)前記サンプリングスイッチ全てをオン状態とすると共に前記複数のプリチャージスイッチ全てをオフ状態としつつ、前記画像信号線に所定電圧を印加して前記プリチャージ信号線に流れる電流を測定することにより、前記プリチャージスイッチのリーク検査を行うことを特徴とする。

【0041】請求項13に記載のアクティブマトリクス基板の検査方法によれば、(i)サンプリングスイッチ全てをオン状態とすると共に複数のプリチャージスイッチ全てをオフ状態としつつ、プリチャージ信号線に所定電圧を印加する。すると、プリチャージスイッチが全てオフされているため、プリチャージ信号線の所定電圧によ

りデータ線及びサンプリングスイッチを介して画像信号線に電流が流れない筈である。そこで、この状態で、画像信号線に流れる電流を測定して、プリチャージスイッチが正常状態にある場合に得られる（ほぼ零に近い）基準電流と比較すれば、データ線単位又は複数のデータ線からなるグループ単位で、プリチャージスイッチのリークを検査できる。

【0042】或いは、(ii)サンプリングスイッチ全てをオン状態とすると共に複数のプリチャージスイッチ全てをオフ状態としつつ、画像信号線に所定電圧を印加する。すると、サンプリングスイッチを介して画像信号線からデータ線に所定電圧が印加されるが、プリチャージスイッチが全てオフされているため、データ線の所定電圧によりデータ線からプリチャージ信号線に電流が流れない筈である。そこで、この状態で、プリチャージ信号線に流れる電流を測定して、プリチャージスイッチが正常状態にある場合に得られる（ほぼ零に近い）基準電流と比較すれば、データ線単位又は複数のデータ線からなるグループ単位で、プリチャージスイッチのリークを検査できる。

【0043】本発明のこのような作用及び他の利得は次に説明する実施の形態から明らかにする。

【0044】

【発明の実施の形態】以下、本発明の実施の形態を図面に基づいて説明する。

【0045】（アクティブマトリクス基板の構成）本発明のアクティブマトリクス基板の実施の形態の構成について図1から図3に基づいて説明する。

【0046】先ず、アクティブマトリクス基板全体の回路構成について、図1を参照して説明する。図1は、アクティブマトリクス基板に設けられた各種配線、周辺回路等の等価回路図である。

【0047】図1において、アクティブマトリクス基板は、例えば石英基板、ハードガラス、シリコン基板等からなるTFTアレイ基板1を備えている。TFTアレイ基板1上には、マトリクス状に設けられた複数の画素電極11と、X方向に複数配列されており夫々がY方向に沿って伸びるデータ線35と、Y方向に複数配列されており夫々がX方向に沿って伸びる走査線31と、各データ線35と画素電極11との間に夫々介在すると共に該間における導通状態及び非導通状態を、走査線31を介して夫々供給される走査信号Y1、Y2、…、Ymに応じて夫々制御するスイッチング素子の一例としての複数のTFT30とが形成されている。またTFTアレイ基板1上には、蓄積容量70のための配線である容量線31'が、走査線31に沿ってほぼ平行に形成されており、画素電極11に蓄積容量70が付加されるようにする。これにより、寄生容量が原因で生じるフリッカ等の表示品位の劣化を防ぐことができる。尚、蓄積容量70を形成するのに、前段の走査線31を蓄積容量形成のた

めの電極として用いてもよい。このような構成を採れば、容量線31'を設ける必要がないため、画素開口率を向上させることができ、明るい液晶装置を提供することができる。ところで、データ線35に書込まれる画像信号S1、S2、…、Snは、この順に線順次に供給しても良いし、相隣接する複数のデータ線35同士に対してグループ毎に供給するようにしても良い。このように、相隣接する複数のデータ線35を同時に駆動し、画像信号の位相をずらすことで、データ線駆動回路の駆動周波数を低減することが可能となり、回路の信頼性や低消費電力化が実現できる。

【0048】TFTアレイ基板1上には更に、液晶装置200（後述する）に組み立てられる前段階における検査時に、データ線35やこれに接続された画素部のTFT30等の開放又は断線検査、短絡検査などの各種の電氣的検査を行う検査機能と、液晶装置200の通常動作時に複数のデータ線35に所定電圧レベルのプリチャージ信号NRSを画像信号S1、S2、…、Snに先行して夫々供給するプリチャージ機能との両機能を備えた検査兼プリチャージ回路201と、画像信号S1、S2、…、Snをサンプリングして複数のデータ線35に夫々供給するサンプリング回路301と、データ線駆動回路101と、走査線駆動回路104とが形成されている。

【0049】走査線駆動回路104は、外部制御回路から供給される電源、基準クロックCLY及びその反転クロック等に基づいて、所定タイミングで走査線31（ゲート電極線）に走査信号Y1、Y2、…、Ymをパルスの線順次で印加する。

【0050】データ線駆動回路101は、外部制御回路から供給される電源、基準クロックCLX及びその反転クロック等に基づいて、走査線駆動回路104が走査信号Y1、Y2、…、Ymを印加するタイミングに合わせて、画像信号線304夫々について、データ線35毎にサンプリング回路駆動信号SH1、SH2、…、SHnをサンプリング回路301にサンプリング回路駆動信号線306を介して所定タイミングで供給する。

【0051】検査兼プリチャージ回路201は、スイッチング素子として、例えばTFT202を各データ線35毎に備えており、プリチャージ信号線204がTFT202のドレイン又はソース電極に接続されており、プリチャージ回路駆動信号線206がTFT202のゲート電極に接続されている。そして、通常動作時には、プリチャージ信号線204を介して、外部電源からプリチャージ信号NRSを書き込むために必要な所定電圧の電源が供給され、プリチャージ回路駆動信号線206を介して、各データ線35について画像信号S1、S2、…、Snに先行するタイミングでプリチャージ信号NRSを書き込むように、外部制御回路からプリチャージ回路駆動信号NRGが供給される。検査兼プリチャージ回路201は、好ましくは中間階調レベルの画像信号S

1、S2、…、Snに相当するプリチャージ信号NRS（画像補助信号）を供給する。また、検査兼プリチャージ回路201は、検査時には、後述のように所定種類の電氣的検査を実施すべく検査用の電圧をデータ線35に印加したり、検査用の電流を流すことが可能なように構成されている。

【0052】サンプリング回路301は、TFT302を各データ線35毎に備えており、画像信号線304がTFT302のソース電極に接続されており、サンプリング回路駆動信号線306がTFT302のゲート電極に接続されている。そして、画像信号線304を介して、画像信号S1、S2、…、Snが入力されると、これらをサンプリングする。即ち、サンプリング回路駆動信号線306を介してデータ線駆動回路101からサンプリング回路駆動信号SH1、SH2、…、SHnが入力されると、画像信号線304夫々について画像信号S1、S2、…、Snをデータ線35に順次印加する。

【0053】このように本実施の形態では、データ線35を一本毎に選択するように構成されているが、データ線35を複数本毎にまとめて同時選択するように構成してもよい。例えば、サンプリング回路301を構成するTFT302の書き込み特性及び画像信号の周波数に応じて、複数相（例えば、3相、6相、12相、…）に相展開された画像信号S1、S2、…、Snを画像信号線304から供給して、これらをグループ毎に同時にサンプリングするように構成してもよい。この際、少なくとも相展開数だけ画像信号線304が必要なことは言うまでもない。

【0054】次に、検査兼プリチャージ回路201及びサンプリング回路301を構成するTFT202及び302の具体的な回路構成について図2及び図3を参照して夫々説明する。尚、図2は、検査兼プリチャージ回路201のTFT202を構成する各種のTFTを示す回路図であり、図3は、サンプリング回路301のTFT302を構成する各種のTFTを示す回路図である。

【0055】図2（1）に示すようにプリチャージ回路201のTFT202（図1参照）は、Nチャンネル型TFT202aから構成されてもよいし、図2（2）に示すようにPチャンネル型TFT202bから構成されてもよいし、図2（3）に示すようにNチャンネル型TFT及びPチャンネル型TFTから成る相補型TFT202cから構成されてもよい。なお、図2（1）から図2（3）において、図1に示したプリチャージ回路駆動信号線206a、206bは、ゲート電圧として各TFT202a～202cに入力される。同じく図1に示したプリチャージ信号線204を介して入力されるプリチャージ信号NRSは、ソース電圧として各TFT202a～202cに入力される。Nチャンネル型TFT202aにゲート電圧として印加されるプリチャージ回路駆動信号206

aと、Pチャンネル型TFT202bにゲート電圧として印加されるプリチャージ回路駆動信号206bとは、相互に反転信号である。従って、プリチャージ回路201を相補型TFT202cで構成する場合には、プリチャージ回路駆動信号線206が少なくとも2本以上必要となる。このようにプリチャージ回路駆動信号線206が2本以上になる場合、画面表示領域の一方の側に集中して配線してもよいし、プリチャージ信号線204と組み合わせ、画面表示領域の両側から配線してもよい。或いは、例えば、各々の或いは複数の相隣接する相補型TFT202cの手前でプリチャージ回路駆動信号206aをインバータにより反転させて、プリチャージ回路駆動信号206bを形成してもよい。

【0056】図3（1）に示すようにサンプリング回路301のTFT302（図1参照）は、Nチャンネル型TFT302aから構成されてもよいし、図3（2）に示すようにPチャンネル型TFT302bから構成されてもよいし、図3（3）に示すように相補型TFT302cから構成されてもよい。なお、図3（1）から図3

（3）において、図1に示した画像信号線304を介して入力される画像信号VIDは、ソース電圧として各TFT302a～302cに入力される。同じく図1に示したデータ線駆動回路101からサンプリング回路駆動信号線306を介して入力されるサンプリング回路駆動信号306a、306bは、ゲート電圧として各TFT302a～302cに入力される。また、サンプリング回路301においても、前述のプリチャージ回路201の場合と同様に、Nチャンネル型TFT302aにゲート電圧として印加されるサンプリング回路駆動信号306aと、Pチャンネル型TFT302bにゲート電圧として印加されるサンプリング回路駆動信号306bとは、相互に反転信号である。従って、サンプリング回路301を相補型TFT302cで構成する場合には、サンプリング回路駆動信号線306a、306b用のサンプリング回路駆動信号線306が少なくとも2本以上必要となる。

【0057】次に、液晶装置200に備えられた検査兼プリチャージ回路201の構成及び動作について更に詳細に説明する。

【0058】（検査兼プリチャージ回路のプリチャージ機能）先ず、図4を参照して、液晶装置200の通常動作時における検査兼プリチャージ回路201によるプリチャージ機能について説明する。尚、図4は、検査兼プリチャージ回路の通常動作時における各種信号のタイミングチャートである。

【0059】図4に示すように、データ線駆動回路101が有するシフトレジスタには、一画素当りの選択時間t1（ドット周波数）を規定するクロック信号（CLX）が水平走査の基準として入力されるが、転送スタート信号（DX）が入力されると、このシフトレジスタか

ら転送信号X1、X2、…が順次供給される。各水平走査期間において、このような転送スタート信号(DX)の入力に先行するタイミングで、プリチャージ回路駆動信号(NRG)が供給される。より具体的には、垂直走査の基準とされるクロック信号(CLY)がハイレベルとなると共に画像信号(VID)が信号の電圧中心値(VID中心)を基準として極性反転した後、この極性反転からプリチャージをするまでのマージンである時間t3経過後に、プリチャージ回路駆動信号(NRG)は、ハイレベルとされる。他方、プリチャージ信号(NRS)は、画像信号(VID)の反転に対応して、水平帰線期間で画像信号(VID)と同極性の所定レベルとされる。従って、プリチャージ回路駆動信号(NRG)がハイレベルとされる時間t2において、プリチャージが行われる。そして、水平帰線期間が終了して有効表示期間が始まる時点よりも時間t4だけ前に、即ち、プリチャージが終了してから画像信号が書き込まれるまでのマージンを時間t4として、プリチャージ回路駆動信号(NRG)は、ローレベルとされる。以上のように、検査兼プリチャージ回路201は、各水平帰線期間において、プリチャージ信号(NRS)を画像信号に先行して複数のデータ線35に供給する。

【0060】(検査兼プリチャージ回路の検査機能)次に、図5から図8を参照して、検査兼プリチャージ回路201の検査機能について説明する。尚、図5(a)は、データ線の開放検査を行っている状態における、データ線駆動回路101の一構成例及び検査兼プリチャージ回路201の回路図であり、図5(b)は、そのタイミングチャートである。図6は、データ線の短絡検査を行っている状態における、データ線駆動回路101の一構成例及び検査兼プリチャージ回路201の回路図である。図7は、データ線駆動回路101の他の構成例及び検査兼プリチャージ回路201の回路図である。図8

(a)は、当該他の構成例が備えたシフトレジスタの一列部分の回路図であり、図8(b)は、そのタイミングチャートである。

【0061】本実施の形態では特に、図1に示したようにデータ線駆動回路101及びサンプリング回路301は、複数のデータ線35の一端側に設けられており、検査兼プリチャージ回路201は、複数のデータ線35の他端側に設けられている。また、図5から図7では、データ線の中央に位置する画素領域を省略し、データ線の一端側の回路構成と他端側の回路構成とを示している。そして、検査時には、検査兼プリチャージ回路201に含まれるTFT202は夫々、プリチャージ回路駆動信号線206を介してゲート電極にプリチャージ回路駆動信号(NRG)が供給されるとオン状態となり、プリチャージ信号線204を介してドレイン電極に供給されるプリチャージ信号(NRS)を、ソース電極からデータ線35に対して、検査時には検査信号として供給する。或い

は、プリチャージ信号線204を介して流れる電流が検査電流として測定される。

【0062】従って、検査兼プリチャージ回路201のTFT202のスイッチング動作を利用して、これらのTFT202とサンプリング回路301のTFT302との間に夫々位置する各データ線35やこれに接続された画素部のTFT等に対する所定種類の電気特性検査を以下に説明するように行うことが出来る。

【0063】尚、本実施の形態では、6相展開された画像信号VID1~VID6に対応して画像信号線304が6本並列に設けられている場合について説明するが、相展開数や画像信号線304の本数は、これに限られるものではない。

【0064】(1)第1の検査方法

先ず、データ線駆動回路101が、図5及び図6に示すように、各段から転送信号を順次出力する1系列のシフトレジスタ303と、シフトレジスタ303における相隣接する二つの段から相前後して出力される転送信号が時間的に相互に重ならないように転送信号の時間長さを制限した後に、サンプリング回路駆動信号Qn(n=1、2、3、…)として出力する波形制御回路307を備えた場合について説明する。

【0065】この場合、図5(b)に示したタイミングで、シフトレジスタ303は、スタート信号DXが入力されると、クロック信号CLX及びその反転信号に同期して順次転送信号を出力する。そして、図5(a)において、波形制御回路307では、一方で、イネーブル信号ENB1と奇数段から出力される転送信号との非論理積をNAND回路によりとり更にバッファ回路308により波形を整形し、他方で、イネーブル信号ENB2と偶数段から出力される転送信号との非論理積をNAND回路によりとり更にバッファ回路308により波形を整形して、時間的に相互に重ならないサンプリング回路駆動信号Qn(n=1、2、3、…)を順次出力する。このようにデータ線駆動回路101を構成すると、相前後する転送信号における時間的な重なりに対応して画像信号及び検査信号やプリチャージ信号(NRS)が複数のデータ線35に跨って供給されてしまう事態を未然に防げる。そして、このように構成すれば、検査兼プリチャージ回路201に供給するプリチャージ信号(NRS)やプリチャージ回路駆動信号(NRG)は夫々、前述の如き1H反転駆動を行わない場合であれば1系列で足りる。また、前述の1H反転駆動を行う場合でもプリチャージ信号(NRS)を2系列にすれば(プリチャージ回路駆動信号(NRG)は1系列のままで)足りる。従って、後述する複数系列のシフトレジスタから出力される複数系列の転送信号に基づいてデータ線駆動回路によりサンプリング回路を駆動する場合(図7参照)と比較して、検査兼プリチャージ回路201に係る、プリチャージ信号やプリチャージ回路駆動信号用の入出力配線や入

出力端子の数を大幅に減らすことが出来る。尚、図2(3)に示したように相補型TFTからTFT202を構成する場合には、プリチャージ回路駆動信号NRGとその反転信号を各TFT202の二つのゲートに入力する必要がある。この場合、プリチャージ回路駆動信号NRGとその反転信号とは、2本のプリチャージ回路駆動信号線206を介して供給してもよいし、液晶装置200の内部で、プリチャージ回路駆動信号NRGから反転信号を生成するようにしてもよい。

【0066】本実施の形態では、1系列のシフトレジスタ303及び波形制御回路307を用いているので、画像信号線304における電流を測定して以下に説明する検査をデータ線35毎に行う(即ち、データ線の単位で不良箇所を発見する)ために、プリチャージ回路駆動信号(NRG)やプリチャージ信号(NRS)の系列数を次式を満たすように設定する。

【0067】「 画像信号系列数 \geq シフトレジスタの系列数 \times 同時にオンするデータ線数」

或いは、画像信号線304における電流測定の代わりに、後述の第2の検査方法と同様にプリチャージ信号線204における電流測定により検査をデータ線毎に行うのであれば、プリチャージ回路駆動信号(NRG)やプリチャージ信号(NRS)の系列数を次式を満たすように設定する。

【0068】「 プリチャージ信号の系列数 \times プリチャージ回路駆動信号の系列数 \geq シフトレジスタの系列数 \times 同時にオンするデータ線数」

尚、これらの式を満たさない場合でも、複数のデータ線からなるグループ単位での検査(不良箇所の発見)は可能であり、単純に製造ラインにおいて不良品を発見して組立工程等の次工程に回さない目的は達成される。但し、不良箇所の分析は、その後の製造技術における不良品率の改善に大変役立つので、本実施の形態のようにデータ線の単位で不良箇所を発見することは非常に重要である。

【0069】(1-1)データ線の開放又は断線検査
この場合、図5(a)に示すように、データ線駆動回路101及び走査線駆動回路104を通常動作させる。そして、プリチャージ回路202における複数のTFT202全てをオン状態としつつ(即ち、プリチャージ回路駆動信号(NRG)をハイレベルとしつつ)、プリチャージ信号線204に例えば5Vといった所定電圧を持つプリチャージ信号(NRS)を印加する。すると、プリチャージ信号線204に印加された所定電圧は、オン状態とされたTFT202を介して各データ線35に印加される。そして、各データ線35に印加された電圧により、サンプリング回路301における複数のTFT301がサンプリング回路駆動信号Sn(n=1, 2, ...)により順次オンされることにより各データ線35と各画像信号線304とが導通状態とされた時点で、画像信号

線304に電流が流れる。そこで、この画像信号線304に流れる電流を測定して、データ線35やこれに接続された画素部のTFT30等が正常状態にある場合に得られる基準電流Iと比較する。そして、測定電流が基準電流 $I \pm \varepsilon$ の範囲(ε :許容或いは誤差範囲)に入っていれば、各データ線35には、開放又は断線がないと判定できる。逆にこの範囲に入っていない各データ線35には、開放又は断線があると判定できる。

【0070】尚、この例では、画像信号線304の総数が偶数であるので、これらに順にH(ハイレベル)、L(ローレベル)、H、L、H、Lのように交互にレベルの異なる電圧を印加すれば一回で、検査が可能である。仮に、画像信号線304の総数が奇数であれば、これらにH、H、L、H、H、L、H、H、L、...のようにレベルの異なる電圧を一回印加した後、L、L、H、L、L、H、L、L、H、...のようにレベルの異なる電圧をもう一回印加すれば、合計2回の電圧印加により同内容の検査が可能となる。

【0071】(1-2)データ線の短絡検査

この場合、先ず走査線駆動回路104の動作を停止させる。そして、図6に示すように、サンプリング回路301のTFT302全てをオン状態とする(即ち、シフトレジスタ303のスタート信号DXをハイレベルとする)と共にプリチャージ回路201のTFT202全てをオフ状態としつつ(即ち、プリチャージ回路駆動信号(NRG)をローレベルとしつつ)、相隣接する画像信号線304間に所定電圧を印加する。具体的には、画像信号VID1、3、5に対応する画像信号線304に例えば、15Vのハイレベル電圧を印加すると共に画像信号VID2、4、6に対応する画像信号線304に例えば、0Vのローレベル電圧を印加する。すると、TFT302を介して画像信号線304からデータ線35に所定電圧が印加されるが、TFT202が全てオフされているため、相隣接するデータ線35は相互にほぼ絶縁されておりこれらの相隣接する画像信号線304間には電流は流れない筈である。そこで、この状態で、相隣接する画像信号線304間に流れる電流を測定して、データ線35等が正常状態にある場合に得られる(ほぼ零に近い)基準電流 I_i と比較する。そして、測定電流が基準電流 I_i の範囲に入っていれば、各データ線35には、短絡がないと判定できる。逆にこの範囲に入っていない各データ線35には、短絡があると判定できる。

【0072】(1-3)サンプリング回路のTFTのリーク検査

この場合、先ず走査線駆動回路104の動作を停止させる。そして、図6において、サンプリング回路301のTFT302全てをオフ状態とする(即ち、シフトレジスタ303のスタート信号DXをローレベルとする)と共にプリチャージ回路201のTFT202全てをオン状態としつつ(即ち、プリチャージ回路駆動信号(NR

G)をハイレベルとしつつ)、プリチャージ信号線204に、例えば12Vといった所定電圧を印加する。すると、TF T 202を介してプリチャージ信号線204からデータ線35に所定電圧が印加されるが、サンプリング回路301のTF T 302スイッチが全てオフされているため、データ線35の所定電圧によりデータ線35から画像信号線304に電流が流れない筈である。そこで、この状態で、画像信号線304に流れる電流を測定して、サンプリング回路301のTF T 302等が正常状態にある場合に得られる(ほぼ零に近い)基準電流 $\pm i$ と比較する。そして、測定電流が基準電流 $\pm i$ の範囲に入っていれば、各TF T 302には、リークがないと判定できる。逆にこの範囲に入っていなければ各TF T 302には、リークがあると判定できる。

【0073】(1-4)プリチャージ回路のTF Tのリーク検査

この場合、先ず走査線駆動回路104の動作を停止させる。そして、図6において、サンプリング回路301のTF T 302全てをオン状態とする(即ち、シフトレジスタのスタート信号DXをハイレベルとする)と共にプリチャージ回路201のTF T 202全てをオフ状態としつつ(即ち、プリチャージ回路駆動信号(NRG)をローレベルとしつつ)、プリチャージ信号線204に、例えば12Vといった所定電圧を印加する。すると、TF T 202が全てオフされているため、プリチャージ信号線204の所定電圧によりデータ線35及びサンプリング回路301のTF T 302を介して画像信号線304に電流が流れない筈である。そこで、この状態で、画像信号線304に流れる電流を測定して、プリチャージ回路201のTF T 202等が正常状態にある場合に得られる(ほぼ零に近い)基準電流 $\pm i$ と比較する。そして、測定電流が基準電流 $\pm i$ の範囲に入っていれば、各TF T 202には、リークがないと判定できる。逆にこの範囲に入っていなければ各TF T 202には、リークがあると判定できる。

【0074】(2)第2の検査方法

次に、データ線駆動回路101が、図7に示すように、例えば各段から転送信号を順次出力する4系列8相のシフトレジスタ303'を備えた場合(即ち、図5及び図6に示したような波形制御回路307を備えない場合)における検査方法について説明する。

【0075】図7において、シフトレジスタ303'の各系列は、スタート信号DXが入力されると、クロック信号CLX1及びその反転信号、クロック信号CLX2及びその反転信号、クロック信号CLX3及びその反転信号、クロック信号CLX4及びその反転信号に同期して夫々、順次転送信号(即ち、サンプリング回路駆動信号Q1、Q2、...)を出力する。

【0076】この場合におけるシフトレジスタの1系列(サンプリング回路駆動信号Q1、Q5、Q9...を出力

する系列)を構成する回路部分を抜き出して図8(a)に示し、そのタイミングチャートを図8(b)に示す。図8(b)に示したように、シフトレジスタ303'の各系列において相隣接する二つの段から相前後して出力される転送信号(即ち、サンプリング回路駆動信号Q1、Q5、Q9、...)は、時間的に相互に重なる。また、他の系列についても同様に、相隣接する二つの段から相前後して出力される転送信号(即ち、サンプリング回路駆動信号Q2、Q6、Q10、...)は、時間的に相互に重なり、転送信号(即ち、サンプリング回路駆動信号Q3、Q7、Q11、...)は、時間的に相互に重なり、転送信号(即ち、サンプリング回路駆動信号Q2、Q6、Q10、...)は、時間的に相互に重なる。

【0077】従って、データ線駆動回路101がこのように構成された場合には、6相展開された画像信号線304を利用して同時にオンするデータ線35の数を制限することにより、図8(b)に示したように相互に重なるサンプリング回路駆動信号Qiにより同一の画像信号線304に接続されたサンプリング回路301のTF T 302を同時に駆動しない構成が採られる。

【0078】第2の検査方法では、複数系列のシフトレジスタ303'を用いているので、プリチャージ信号線204における電流を測定して以下に説明する検査をデータ線35毎に行う(即ち、データ線の単位で不良箇所を発見する)ために、プリチャージ回路駆動信号(NRG)やプリチャージ信号(NRS)の系列数を次式を満たすように設定する。

【0079】「プリチャージ信号の系列数 \times (プリチャージ回路駆動信号の系列数 $\times 2$) \geq (シフトレジスタの系列数 $\times 2$) \times 同時にオンするデータ線数」
従って、図7に示した構成例では、プリチャージ回路駆動信号(NRG)は2系列(NRG1及びNRG2)とされ、プリチャージ信号(NRS)は4系列(NRS1、NRS2、NRS3及びNRS4)とされる。

【0080】尚、上記式を満たさない場合でも、或いは、前述した第1の検査方法と同様に画像信号線304における電流を測定することによっても、複数のデータ線からなるグループ単位での検査(不良箇所の発見)は可能であり、単純に製造ラインにおいて不良品を発見して組立工程等の次工程に回さない目的は達成される。

【0081】このように複数系列のシフトレジスタ303'を用いる場合には、前述の1系列のシフトレジスタ303を用いた場合(図5及び図6参照)と比較すると、プリチャージ信号(NRS)やプリチャージ回路駆動信号(NRG)用の入出力配線や入出力端子の数は多いが、なお検査回路とプリチャージ回路とを兼用することによる従来の技術に対する本実施の形態における長所が失われるものではない。

【0082】(2-1)データ線の開放又は断線検査
この場合、図7において、データ線駆動回路101及び

10

20

30

40

50

走査線駆動回路104を通常動作させる。

【0083】そして、まず、プリチャージ回路202におけるNRG1系列の複数のTFT202をオン状態とし（即ち、プリチャージ回路駆動信号（NRG1）をハイレベルとし）且つ、NRG2系列の複数のTFT202をオフ状態としつつ（即ち、プリチャージ回路駆動信号（NRG2）をローレベルとしつつ）、画像信号線304に例えば5Vといった所定電圧を印加する。すると、画像信号線304に印加された所定電圧は、サンプリング回路301における複数のTFT301がサンプリング回路駆動信号Sn（n=1、2、…）により順次オンされることにより各データ線35と各画像信号線304とが導通状態とされた時点で、NRG1系列に対応するプリチャージ信号線204に電流が流れる。そこで、このプリチャージ信号線204に流れる電流を測定して、データ線35等が正常状態にある場合に得られる基準電流と比較することにより、NRG1系列に対応する各データ線35における開放又は断線の有無を判定できる。

【0084】次に、プリチャージ回路202におけるNRG2系列の複数のTFT202をオフ状態とし（即ち、プリチャージ回路駆動信号（NRG1）をローレベルとし）且つ、NRG2系列の複数のTFT202をオン状態としつつ（即ち、プリチャージ回路駆動信号（NRG2）をハイレベルとしつつ）、画像信号線304に例えば5Vといった所定電圧を印加して、上述のNRG1系列の場合と同様に、NRG2系列に対応する各データ線35における開放又は断線の有無を判定できる。

【0085】（2-2）データ線の短絡検査

この場合、まず走査線駆動回路104の動作を停止させる。そして、図7において、サンプリング回路301のTFT302全てをオフ状態とする（即ち、シフトレジスタのスタート信号DXをローレベルとする）と共にプリチャージ回路201のTFT202全てをオン状態としつつ（即ち、プリチャージ回路駆動信号（NRG1及びNRG2）をハイレベルとしつつ）、相隣接するプリチャージ信号線間に所定電圧を印加する。具体的には、プリチャージ信号線NRS1及びNRS3に対応するプリチャージ信号線204を、例えば12Vのハイレベルにすると共にプリチャージ信号線NRS2及びNRS4に対応するプリチャージ信号線204を例えば0Vのローレベルにする。すると、TFT202を介してプリチャージ信号線204からデータ線35に所定電圧が印加されるが、TFT302が全てオフされているため、相隣接するデータ線35は相互にほぼ絶縁されておりこれらの相隣接するプリチャージ信号線204間には電流は流れない筈である。そこで、この状態で、相隣接するプリチャージ信号線204間に流れる電流を測定して、データ線35等が正常状態にある場合に得られる（ほぼ零に近い）基準電流と比較することにより、各データ線35に

おける短絡の有無を判定できる。

【0086】（2-3）サンプリング回路のTFTのリーク検査

この場合、まず走査線駆動回路104の動作を停止させ、図7において、サンプリング回路301のTFT302全てをオフ状態とする（即ち、シフトレジスタのスタート信号DXをローレベルとする）。

【0087】そして、まず、プリチャージ回路202におけるNRG1系列の複数のTFT202をオン状態とし（即ち、プリチャージ回路駆動信号（NRG1）をハイレベルとし）且つ、NRG2系列の複数のTFT202をオフ状態としつつ（即ち、プリチャージ回路駆動信号（NRG2）をローレベルとしつつ）、画像信号線304に例えば12Vといった所定電圧を印加する。すると、画像信号線304に印加された所定電圧は、サンプリング回路301のTFT302スイッチが全てオフされているため、データ線35及びTFT202を介してプリチャージ信号線204に電流が流れない筈である。そこで、この状態で、プリチャージ信号線204に流れる電流を測定して、サンプリング回路301のTFT302等が正常状態にある場合に得られる（ほぼ零に近い）基準電流と比較することにより、NRG1系列に対応するサンプリング回路301の各TFT302におけるリークの有無を判定できる。

【0088】次に、プリチャージ回路202におけるNRG2系列の複数のTFT202をオフ状態とし（即ち、プリチャージ回路駆動信号（NRG1）をローレベルとし）且つ、NRG2系列の複数のTFT202をオン状態としつつ（即ち、プリチャージ回路駆動信号（NRG2）をハイレベルとしつつ）、画像信号線304に例えば12Vといった所定電圧を印加して、上述のNRG1系列の場合と同様に、NRG2系列に対応するサンプリング回路301の各TFT302におけるリークの有無を判定できる。

【0089】（2-4）プリチャージ回路のTFTのリーク検査

この場合、まず走査線駆動回路104の動作を停止させる。そして、図7において、サンプリング回路301のTFT302全てをオン状態とする（即ち、シフトレジスタのスタート信号DXをハイレベルとする）と共にプリチャージ回路201のTFT202全てをオフ状態としつつ（即ち、プリチャージ回路駆動信号（NRG1及びNRG2）をローレベルとしつつ）、画像信号線304に例えば12Vといった所定電圧を印加する。すると、画像信号線304に印加された所定電圧は、プリチャージ回路302のTFT202スイッチが全てオフされているため、TFT302及びデータ線35を介してプリチャージ信号線204に電流が流れない筈である。そこで、この状態で、プリチャージ信号線204に流れる電流を測定して、プリチャージ回路201のTFT2

02等が正常状態にある場合に得られる（ほぼ零に近い）基準電流と比較することにより、プリチャージ回路201の各TFT202におけるリークの有無を判定できる。

【0090】以上のように本実施の形態における検査兼プリチャージ回路201は、液晶装置200への組み立て工程前やスクライプ工程前などに実施される検査の際には検査機能を持ち、液晶装置200への組み立て後の通常動作の際にはプリチャージ機能を持つ。このため、従来のように検査回路とプリチャージ回路とを別々に基板の周辺部分に設ける場合と比較して、これら二つの機能を実現するために必要な基板上の領域が顕著に小さくて済む。特に、従来のように通常動作時には不要となる検査用端子や検査用配線を専用に設ける必要がなく、プリチャージ用の入出力配線や入出力端子などを検査用に兼用できるので、大変有利である。更に、従来のように不要となった検査用端子が腐食して当該アクティブマトリクス基板やこれを組み込んだ液晶装置に悪影響を及ぼしたり、検査用回路や検査用配線の不良化が、当該アクティブマトリクス基板や液晶装置全体としての不良化に繋がる可能性が低減されるため、二重に有利である。

【0091】（液晶装置の全体構成）次に、以上説明した検査兼プリチャージ回路201を含むアクティブマトリクス基板を備えた液晶装置の全体構成例を、図9及び図10を参照して説明する。ここに、図9は、液晶装置を対向基板の側から見た平面図であり、図10は、図9のH-H'断面図である。

【0092】図9及び図10において、TFTアレレイ基板1の上には、複数の画素電極11により規定される画面表示領域（即ち、実際に液晶層50の配向状態変化により画像が表示される液晶装置の領域）の周囲において両基板を貼り合わせて液晶層50を包囲するシール部材の一例としての光硬化性樹脂からなるシール材52が、画面表示領域に沿って設けられている。そして、対向基板2上における画面表示領域とシール材52との間には、遮光性の周辺見切り53が設けられている。

【0093】周辺見切り53は、後に画面表示領域に対応して開口が開けられた遮光性のケースにTFTアレレイ基板1が入れられた場合に、画面表示領域が製造誤差等によりケースの開口の縁に隠れてしまわないように、即ち、例えばTFTアレレイ基板1のケースに対する数百 μm 程度のずれを許容するように、画面表示領域の周囲に500 μm 以上の幅を持つ帯状の遮光性材料から形成されたものである。このような遮光性の周辺見切り53は、例えば、Cr（クロム）、Ni（ニッケル）、Al（アルミニウム）等の金属材料を用いたスパッタリング、フォトリソグラフィ及びエッチングにより対向基板2に形成される。或いは、カーボンやTi（チタン）をフォトレジストに分散した樹脂ブラックなどの材料から形成される。

【0094】シール材52の外側の領域には、画面表示領域の下辺に沿ってデータ線駆動回路101及び実装端子102が設けられており、画面表示領域の左右の2辺に沿って走査線駆動回路104が画面表示領域の両側に設けられている。更に画面表示領域の上辺には、画面表示領域の両側に設けられた走査線駆動回路104間をつなぐための複数の配線105が設けられている。また、対向基板2のコーナー部の少なくとも1箇所において、TFTアレレイ基板1と対向基板2との間で電気的導通をとるための導通材からなる銀点106が設けられている。そして、シール材52とほぼ同じ輪郭を持つ対向基板2が当該シール材52によりTFTアレレイ基板1に固着されている。

【0095】本実施の形態では特に、検査兼プリチャージ回路201及びサンプリング回路301は、対向基板2に形成された遮光性の周辺見切り53に対向する位置においてTFTアレレイ基板1上に設けられており、データ線駆動回路101及び走査線駆動回路104は、液晶層50に面しないTFTアレレイ基板1の狭く細長い周辺部分上に設けられている。

【0096】検査兼プリチャージ回路201及びサンプリング回路301は、通常動作時には、基本的に交流駆動の回路である。このため、シール材52により包囲され両基板間に挟持された液晶層50に面するTFTアレレイ基板1部分にこれらの検査兼プリチャージ回路201及びサンプリング回路301を設けても、直流電圧印加による液晶層50の劣化という問題は生じない。これに対して、データ線駆動回路101及び走査線駆動回路104は、液晶層50に面することのないTFTアレレイ基板1の周辺部分に設けられている。従って、液晶層50に、特に直流駆動されるデータ線駆動回路101や走査線駆動回路104からの直流電圧成分が、漏れ込んで印加されることを未然に防止できる。

【0097】そして、このように周辺見切り53下に、検査兼プリチャージ回路201及びサンプリング回路301を設けることで、走査線駆動回路104やデータ線駆動回路101をTFTアレレイ基板1の周辺部分に余裕を持って形成することができ、特定の仕様に沿うようにこれらの周辺回路を設計することが容易になる。

【0098】本実施の形態では更に、プリチャージ信号線204及びプリチャージ回路駆動信号線206（図1参照）についても、周辺見切り53に対向する位置においてTFTアレレイ基板1に設けられている。この場合、検査兼プリチャージ回路201は、通常動作時には、基本的に交流駆動の回路であるため、液晶層50に面するTFTアレレイ基板1部分にこのようなプリチャージ信号線204とプリチャージ回路駆動信号線206とを設けても、直流電圧印加による液晶の劣化という問題は生じない。そして、このように周辺見切り53下に、2種類の入出力配線を設ければ、液晶装置における有効表示面

積の減少を招くことはない。

【0099】(液晶装置の細部構成)次に、液晶装置の各画素部等の具体的構成について図11から図14を参照して説明する。ここに、図11は、液晶装置の相隣接する画素部の平面図であり、図12は、液晶装置の検査兼プリチャージ回路を構成するTFTの平面図である。また、図13は、図11のA-A'断面及び図12のB-B'断面を示す断面図であり、図14は、図11のC-C'断面を示しており、液晶装置の周辺見切り下に配線されたプリチャージ信号線に沿った断面図である。

尚、図13及び図14においては、各層や各部材を図面上で認識可能な程度の大きさとするため、各層や各部材毎に縮尺を異ならしめてある。

【0100】図11の平面図に示すように、画面表示領域内において、複数の画素電極11は、TFTアレ基板1上にマトリクス状に配列され、各画素電極11に隣接してTFT30(破線で囲った領域)が設けられており、また画素電極11の縦横の境界に夫々沿ってデータ線35並びに走査線31及び容量線31'が設けられている。データ線35は、コンタクトホール37を介して半導体層32のソース領域と電氣的接続されており、半導体層32のチャンネル領域(図11の右下がり斜線部)において走査線31の一部であるゲート電極により制御される。半導体層32のドレイン領域はコンタクトホール38を介して画素電極11と電氣的接続されている。また、画素電極11に蓄積容量を付加するために、容量線31'を配設する。蓄積容量は、半導体層32のドレイン領域から延設された第1蓄積容量電極32'と前記容量線(第2蓄積容量電極)31'との間の層間絶縁層(例えば後述するゲート絶縁層)を誘電体として形成する。尚、容量線31'を走査線と同一工程でポリシリコン膜等により形成する場合は、データ線と同一工程で形成されるA1等の低抵抗金属や金属シリサイドからなる定電位線501とコンタクトホール502を介して電氣的接続すると良い。このような構成を採ることにより、容量線31'の低抵抗化が実現できる。また、図11に示すように定電位線501は画面表示領域の周辺に設けられる周辺回路に供給される電源等から延設し、周辺見切り53の領域に配線するようにすれば、専用の外部入力端子を設ける必要がなくなり、更に周辺見切り53といった従来デッドスペースであった領域に配線を形成することにより、液晶装置の小型化が実現できる。

【0101】また、図12の平面図に示すように、検査兼プリチャージ回路201においては、プリチャージ信号線204、プリチャージ回路駆動信号線206及びデータ線35が平行に配置されている。プリチャージ信号線204は、各コンタクトホール37"を介して各TFT202のソース領域に電氣的接続されており、データ線35は各コンタクトホール38"を介して各TFT202のドレイン領域に電氣的接続されている。また、プ

リチャージ回路駆動信号線206はTFT202のゲート電極として、これらのソース領域とドレイン領域とを結ぶチャンネル部分にゲート絶縁膜を介して対向配置されている。

【0102】図13の断面図における図11のA-A'断面部分に示すように、液晶装置は画素部において、TFTアレ基板1並びにその上に積層された第1層間絶縁層41、半導体層32、ゲート絶縁層33、走査線31(ゲート電極)、第2層間絶縁層42、データ線35(ソース電極)、第3層間絶縁層43、画素電極11及び配向膜12を備えており、画素毎にTFT30が設けられている。また、液晶装置は画素部において、例えばガラス基板から成る対向基板2並びにその上に積層された共通電極21、配向膜22及び遮光膜23を備えており、更に、これらの両基板間に挟持された液晶層50を備えている。

【0103】第1層間絶縁層41、第2層間絶縁層42及び第3層間絶縁層43は夫々、NSG、PSG、BSG、BPSGなどのシリケートガラス膜、窒化シリコン膜や酸化シリコン膜等からなる。画素電極11は例えば、ITO膜(インジウム・ティン・オキサイド膜)などの透明導電性薄膜やA1等の反射率の高い不透明な材料からなる。配向膜12及び22は、例えばポリイミド薄膜などの有機薄膜からなる。共通電極21は、ITO膜等からなり、対向基板2の全面に渡って形成されている。遮光膜23は、TFT30に対向する所定領域に設けられており、前述の周辺見切り53同様に金属材料や樹脂ブラックなどから形成され、TFT30の半導体層32に対する遮光の他に、コントラストの向上、色材の混色防止などの機能を有する。液晶層50は、TFTアレ基板1と対向基板2との間において、シール材52(図9及び図10参照)により囲まれた空間に液晶が真空吸引等により封入されることにより形成され、例えば一種又は数種類のネマティック液晶を混合した液晶からなる。シール材52は、例えば光硬化性樹脂や熱硬化性樹脂からなる接着剤であり、両基板間の距離を所定値とするためのスペーサが混入されている。

【0104】TFT30は、走査線31(ゲート電極)、走査線31からの電界によりチャンネルが形成される半導体層32、走査線31と半導体層32とを絶縁するゲート絶縁層33、半導体層32に形成されたソース領域34、データ線35(ソース電極)、及び半導体層32に形成されたドレイン領域36を備えている。ドレイン領域36には、複数の画素電極11のうちの対応する一つが接続されている。ソース領域34及びドレイン領域36は後述のように、半導体層32に対し、N型又はP型のチャンネルを形成するかに応じて所定濃度のN型用又はP型用のドーパントをドーピングすることにより形成されている。

【0105】TFT30を構成する半導体層32は、例

えば、下地としての第1層間絶縁層41上にa-Si (アモルファスシリコン) 膜を形成後、アニール処理を施して約500~2000Åの厚さに固相成長させることにより形成する。前記半導体層32は、Pチャネル型のTFT30の場合には、Sb (アンチモン)、As (砒素)、P (リン) などのV族元素のドーパントを用いたイオン注入等によりドーピングする。また、Nチャネル型のTFT30の場合には、B (ボロン)、Ga (ガリウム)、In (インジウム) などのIII族元素のドーパントを用いたイオン注入等によりドーピングすることにより、ソース領域34およびドレイン領域36を形成する。また、TFT30をLDD (Lightly Doped Drain Structure) 構造を持つNチャネル型のTFTとする場合、ソース領域34及びドレイン領域36のうちチャネル側に夫々隣接する一部にP (リン) などのV族元素のドーパントにより低濃度ドーピング領域を形成し、同じくP (リン) などのV族元素のドーパントにより高濃度ドーピング領域を形成する。また、Pチャネル型のTFT30とする場合、B (ボロン) などのIII族元素のドーパントを用いてソース領域34及びドレイン領域36を形成する。尚、TFT30は、オフセット構造のTFTとしてもよいし、セルフアライン型のTFTとしてもよい。また、画素スイッチング用のTFT30は、高速に書き込むことが可能なNチャネル型TFTを用いることが多い。

【0106】このように、本実施の形態の液晶装置は、画素スイッチング用のTFT30を形成するTFTアレ基板1上にPチャネル型TFT及びNチャネル型TFTがほぼ同一工程で形成することが可能なため、画面表示領域の外側の周辺部に図9に示すようにデータ線駆動回路101や走査線駆動回路104等の周辺回路を画素と同一基板上に形成することができる。これにより、駆動回路を外付けする必要がなくなり、コスト及び液晶装置の小型化に大変有利になる。

【0107】ゲート絶縁層33は、半導体層32を約900~1300℃の温度により熱酸化することにより、300~1500Å程度の比較的薄い厚さの熱酸化膜を形成して得る。或いは、熱による基板のそりを防ぐために、前記熱酸化膜上に酸化シリコン膜や窒化シリコン膜を形成し、多層なゲート絶縁層33を形成しても良い。

【0108】走査線31 (ゲート電極) は、減圧CVD法等によりポリシリコン膜を堆積した後、フォトリソグラフィ工程、エッチング工程等により形成される。或いは、W (タングステン)、Mo (モリブデン)、Ta (タンタル) 等の高融点金属膜や金属シリサイド膜等の金属合金膜から形成されてもよい。この場合、走査線31 (ゲート電極) を、遮光膜23が覆う領域の一部又は全部に対応する遮光膜として配置すれば、金属膜や金属シリサイド膜の持つ遮光性により、遮光膜23の一部又は全部を省略することも可能となる。この場合特に、対

向基板2とTFTアレ基板1との貼り合わせずれによる画素開口率の低下を防ぐことが出来る利点がある。

【0109】データ線35 (ソース電極) は、画素電極11と同様にITO膜等の透明導電性薄膜から形成してもよい。或いは、スパッタリング処理等により、約1000~5000Åの厚さに堆積されたAl (アルミニウム) 等の低抵抗金属や金属シリサイド等の金属合金膜から形成してもよい。Al (アルミニウム) のような遮光性の高い膜でデータ線35を形成すれば、データ線35を対向基板上に設けられた遮光膜23の代用が可能となり、この場合にも、対向基板2とTFTアレ基板1との貼り合わせずれによる画素開口率の低下を防ぐことが出来る利点がある。

【0110】また、第2層間絶縁層42には、データ線35と半導体層のソース領域34を電気的接続するためのコンタクトホール37が開孔されている。更に、第2相関絶縁層42及び第3層間絶縁層43には、半導体層のドレイン領域36へのコンタクトホール38が開孔されている。この半導体層のドレイン領域36へのコンタクトホール38を介して、画素電極11は半導体層のドレイン領域36に電気的接続される。前述の画素電極11は、このように構成された第3層間絶縁層43の上面に設けられている。

【0111】画素電極11には、TFT30に隣接して蓄積容量70が夫々付加されている。この蓄積容量70は、より具体的には、半導体層32のドレイン領域36から延設された第1蓄積容量電極32'、ゲート絶縁層33と同一工程により形成される絶縁層33'、走査線31と同一工程により形成される容量線31' (第2蓄積容量電極)、第2及び第3層間絶縁層42及び43、並びに第2及び第3層間絶縁層42及び43を介して容量線31'に対向する画素電極11の一部から構成されている。このように蓄積容量70が設けられているため、デューティ比が小さくても高精細な表示が可能とされる。

【0112】次に、図13の断面図における図12のB-B' 断面部分 (図の左側) に示すように、液晶装置には、検査兼プリチャージ回路201のTFT202 (図1参照) がデータ線35毎に設けられている。このTFT202は、より具体的には、半導体層32と同一工程により形成される半導体層32'、ゲート絶縁層33と同一工程により形成されるゲート絶縁層33' 及び走査線31と同一工程により形成されるプリチャージ回路駆動信号線206を備えている。半導体層32' には、TFT30の場合と同様に、チャネル領域を挟んでソース領域34' 及びドレイン領域36' が設けられ、第2層間絶縁層42に開孔されたコンタクトホール37' 及び38' を夫々通じてドレイン領域36' にはデータ線35が接続され、ソース領域34' にはプリチャージ信号線204が接続されている。そして、このような層構造

を持つ TFT202 は、対向基板 2 に設けられた遮光性の周辺見切り 53 に対向する位置において、TFT アレイ基板 1 上に設けるようにするとよい。これにより、従来デッドスペースであった周辺見切り 53 の領域を有効利用することができるため、液晶装置の小型化が実現できる。

【0113】図 14 の断面図に示すように、周辺見切り 53 に対向する位置において複数の走査線 31 上の第 2 層間絶縁層 42 上部をブリチャージ信号線 204 やブリチャージ回路駆動信号線 206 が通過する。そして、これらのブリチャージ信号線 204 及びブリチャージ回路駆動信号線 206 は、その殆どの部分がデータ線 35 と同一工程で形成された A1 等の金属薄膜で形成された低抵抗な配線である。このように、周辺見切り 53 の領域にブリチャージ信号線 204 及びブリチャージ回路駆動信号線 206 を配線形成することにより、従来デッドスペースであった領域を有効利用することができるため、液晶装置の小型化が実現できる。

【0114】尚、図 11 から図 14 には図示していないが、サンプリング回路 301 の TFT302 (図 1 参照) は、検査兼ブリチャージ回路 201 の TFT202 と同様に構成されており、対向基板 2 に設けられた遮光性の周辺見切り 53 に対向する位置において、TFT アレイ基板 1 上に設けるようにするとよい。これにより、データ線駆動回路 101 の占有面積を拡大することができるため、より多機能な液晶装置を実現することができる。或いは、液晶装置を小型化する際に有利であることは、言うまでもない。

【0115】尚、図 11 から図 14 には示されていないが、対向基板 2 の投射光が入射する側及び TFT アレイ基板 1 の投射光が射出する側には夫々、例えば、TN (ツイステッドネマティック) モード、STN (スーパー TN) モード、D-STN (ダブル STN) モード等の動作モードや、ノーマリーホワイトモード/ノーマリーブラックモードの別に応じて、偏光フィルム、位相差フィルム、偏光板などが所定の方角で配置される。また、対向基板 2 には適宜、RGB のカラーフィルタ、ダイクロイックフィルタ、マイクロレンズ等を形成してもよい。更に、TFT アレイ基板 1 に、特開平 9-127497 号公報、特公平 3-52611 号公報、特開平 3-125123 号公報、特開平 8-171101 号公報等に開示されているように、TFT30 の下側にも、例えば高融点金属からなる遮光層を設けてもよい。

【0116】本実施の形態の液晶装置は、各種の液晶材料 (液晶相)、動作モード、液晶配列、駆動方法等に適用可能である。

【0117】(電子機器) 次に、以上詳細に説明した実施の形態における液晶装置 100 を備えた電子機器の実施の形態について図 15 から図 18 を参照して説明する。

【0118】先ず図 15 に、液晶装置 100 及びその駆動回路 1004 を備えた電子機器の概略構成を示す。

【0119】図 15 において、電子機器は、表示情報出力源 1000、表示情報処理回路 1002、駆動回路 1004、液晶装置 100、クロック発生回路 1008 並びに電源回路 1010 を備えて構成されている。表示情報出力源 1000 は、ROM (Read Only Memory)、RAM (Random Access Memory)、光ディスク装置などのメモリ、画像信号を同調して出力する同調回路等を含み、クロック発生回路 1008 からのクロック信号に基づいて、所定フォーマットの画像信号などの表示情報を表示情報処理回路 1002 に出力する。表示情報処理回路 1002 は、増幅・極性反転回路、相展開回路、ローテーション回路、ガンマ補正回路、クランプ回路等の周知の各種処理回路を含んで構成されており、クロック信号に基づいて入力された表示情報からデジタル信号を順次生成し、クロック信号 CLK と共に駆動回路 1004 に出力する。駆動回路 1004 は、液晶装置 100 を駆動する。電源回路 1010 は、上述の各回路に所定電源を供給する。尚、液晶装置 100 を構成する TFT アレイ基板の上に、駆動回路 1004 を搭載してもよく、これに加えて表示情報処理回路 1002 を搭載してもよい。

【0120】次に図 16 から図 18 に、このように構成された電子機器の具体例を夫々示す。

【0121】図 16 において、電子機器の一例たる液晶プロジェクタ 1100 は、上述した駆動回路 1004 が TFT アレイ基板上に搭載された液晶装置 100 を含む液晶モジュールを 3 個用意し、夫々 RGB 用のライトバルブ 100R、100G 及び 100B として用いたプロジェクタとして構成されている。液晶プロジェクタ 1100 では、メタルハライドランプ等の白色光源のランプユニット 1102 から投射光が発せられると、3 枚のミラー 1106 及び 2 枚のダイクロイックミラー 1108 によって、RGB の 3 原色に対応する光成分 R、G、B に分けられ、各色に対応するライトバルブ 100R、100G 及び 100B に夫々導かれる。この際特に B 光は、長い光路による光損失を防ぐために、入射レンズ 1122、リレーレンズ 1123 及び射出レンズ 1124 からなるリレーレンズ系 1121 を介して導かれる。そして、ライトバルブ 100R、100G 及び 100B により夫々変調された 3 原色に対応する光成分は、ダイクロイックプリズム 1112 により再度合成された後、投射レンズ 1114 を介してスクリーン 1120 にカラー画像として投射される。

【0122】図 17 において、電子機器の他の例たるマルチメディア対応のラップトップ型のパーソナルコンピュータ (PC) 1200 は、上述した液晶装置 100 がトップカバーケース内に備えられており、更に CPU、メモリ、モデム等を収容すると共にキーボード 1202 が組み込まれた本体 1204 を備えている。

【0123】また図18に示すように、駆動回路1004や表示情報処理回路1002を搭載しない液晶装置100の場合には、駆動回路1004や表示情報処理回路1002を含むIC1324がポリイミドテープ1322上に実装されたTCP (Tape Carrier Package) 1320に、TFTアレイ基板1の周辺部に設けられた異方性導電フィルムを介して物理的且つ電氣的に接続して、液晶装置100として、生産、販売、使用等することも可能である。

【0124】以上図16から図18を参照して説明した電子機器の他にも、液晶テレビ、ビューファインダ型又はモニタ直視型のビデオテープレコーダ、カーナビゲーション装置、電子手帳、電卓、ワードプロセッサ、エンジニアリング・ワークステーション(EWS)、携帯電話、テレビ電話、POS端末、タッチパネルを備えた装置等などが図15に示した電子機器の例として挙げられる。

【0125】

【発明の効果】本発明のアクティブマトリクス基板によれば、検査兼プリチャージ回路は、液晶装置への組み立て工程前やスクライブ工程前などに実施される検査の際には検査機能を持ち、液晶装置への組み立て後の通常動作の際にはプリチャージ機能を持つので、従来のように検査回路とプリチャージ回路とを別々に基板の周辺部分に設ける場合と比較して、これら二つの機能を実現するために必要な基板上領域が顕著に小さくて済む。特に、従来のように通常動作時には不要となる検査用端子や検査用配線を専用に設ける必要がなく、プリチャージ用の入出力配線や入出力端子などを検査用に兼用できるので、大変有利である。

【0126】本発明の液晶装置や電子機器によれば、各種の電気特性検査が確実にに行われているために信頼性が高く、また周辺回路を余裕を持って高仕様に設計可能であり、信頼性の高い高品位動作を行える。更に装置全体の小型化も可能である。

【0127】本発明のアクティブマトリクス基板の検査方法によれば、比較的容易に、開放又は断線検査、短絡検査等の各種の電氣的検査を確実に行える。

【図面の簡単な説明】

【図1】本発明によるアクティブマトリクス基板の実施の形態に設けられた各種配線、周辺回路等の等価回路図である。

【図2】アクティブマトリクス基板の実施の形態に設けられた検査兼プリチャージ回路を構成するTFTの回路図である。

【図3】アクティブマトリクス基板の実施の形態に設けられたサンプリング回路を構成するTFTの回路図である。

【図4】アクティブマトリクス基板の実施の形態に設けられた検査兼プリチャージ回路の通常動作時における各

種信号のタイミングチャートである。

【図5】アクティブマトリクス基板の実施の形態に設けられたデータ線駆動回路の一構成例と検査兼プリチャージ回路との回路図(図5(a))、及びそのデータ線開放検査における各種信号のタイミングチャート(図5(b))である。

【図6】図5に示した回路のデータ線短絡検査における状態を示した回路図である。

【図7】アクティブマトリクス基板の実施の形態に設けられたデータ線駆動回路の他の構成例と検査兼プリチャージ回路との回路図である。

【図8】図7のデータ線駆動回路の他の構成例に備えられたシフトレジスタの一列に係る部分を抜粋して示す回路図(図8(a))及びそのタイミングチャート(図8(b))である。

【図9】本発明による液晶装置の実施の形態の全体構成を示す平面図である。

【図10】図9のH-H'断面図である。

【図11】液晶装置の実施の形態における画素部の平面図である。

【図12】液晶装置の実施の形態における検査兼プリチャージ回路を構成するTFTの平面図である。

【図13】図11のA-A'断面及び図12のB-B'断面を示す断面図である。

【図14】図11のC-C'断面を示す断面図である。

【図15】本発明による電子機器の実施の形態の概略構成を示すブロック図である。

【図16】電子機器の一例としての液晶プロジェクタを示す断面図である。

【図17】電子機器の他の例としてのパーソナルコンピュータを示す正面図である。

【図18】電子機器の他の例としてのTCPを用いた液晶装置を示す斜視図である。

【符号の説明】

1...TFTアレイ基板

2...対向基板

11...画素電極

30...TFT

50...液晶層

52...シール材

53...周辺見切り

70...蓄積容量

100...液晶装置

101...データ線駆動回路

104...走査線駆動回路

201...検査兼プリチャージ回路

202...TFT

204...プリチャージ信号線

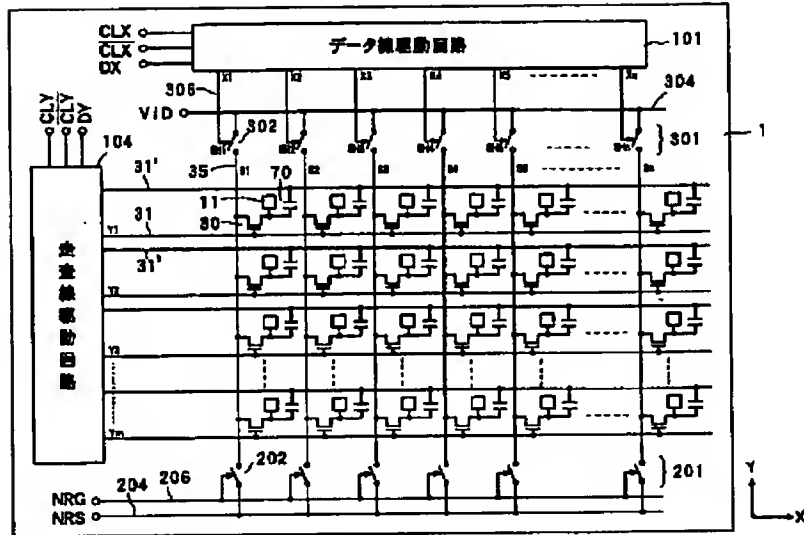
206...プリチャージ回路駆動信号線

301...サンプリング回路

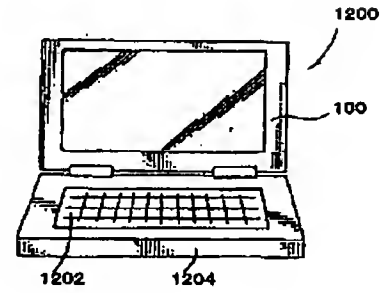
302...TFT
304...画像信号線

306...サンプリング回路駆動信号線
307...波形制御回路

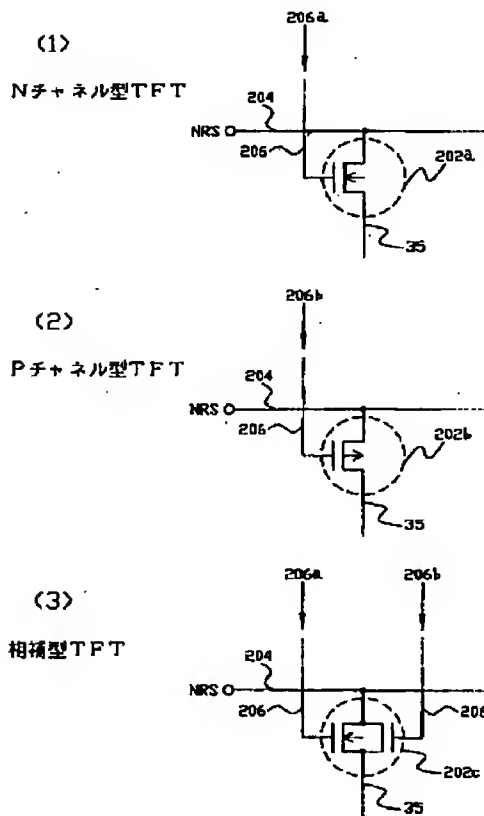
【図1】



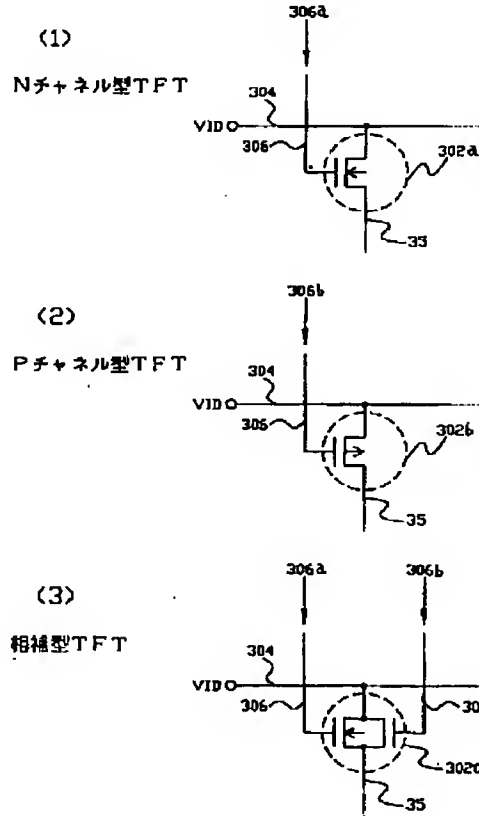
【図17】



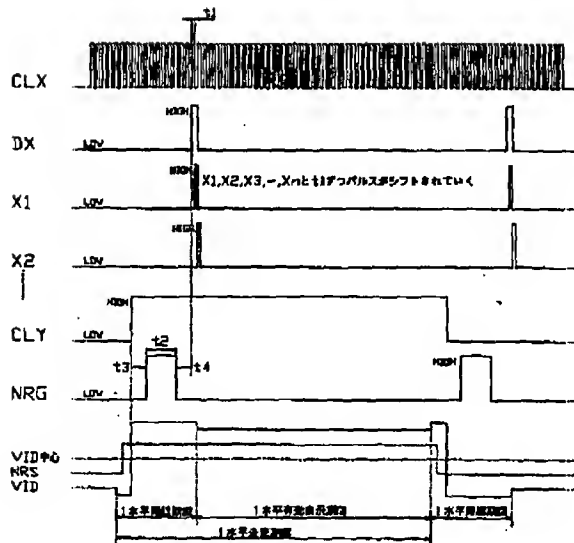
【図2】



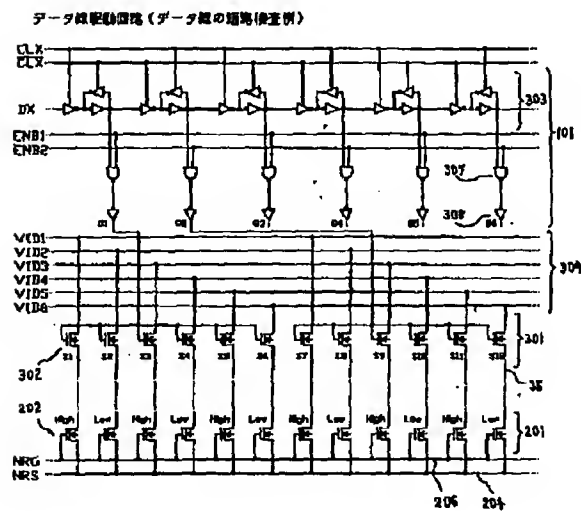
【図3】



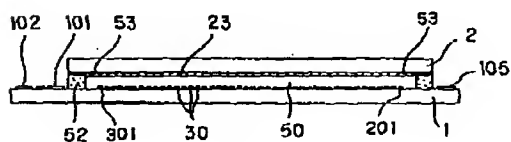
【図4】



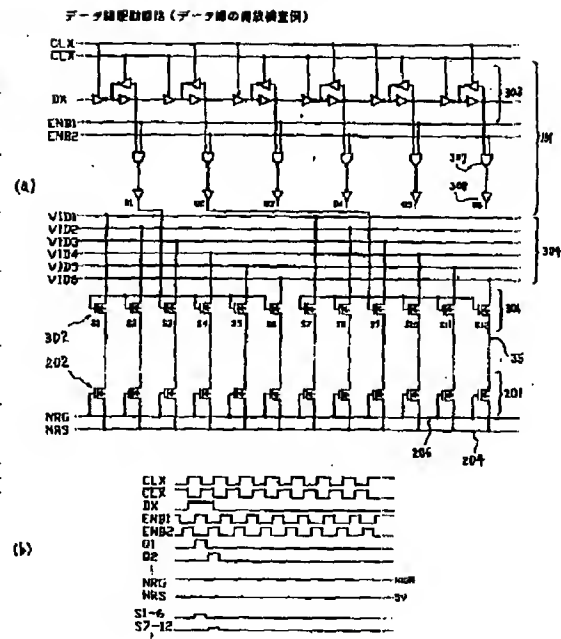
【図 6】



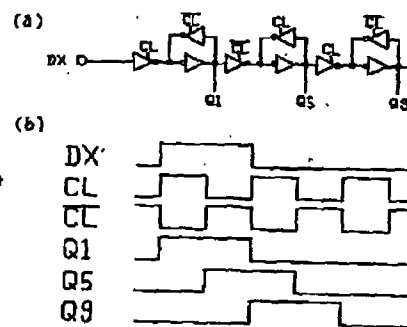
【図 10】



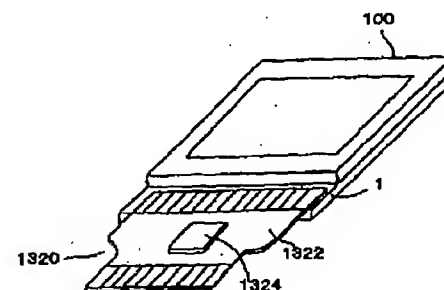
【図5】



【图8】



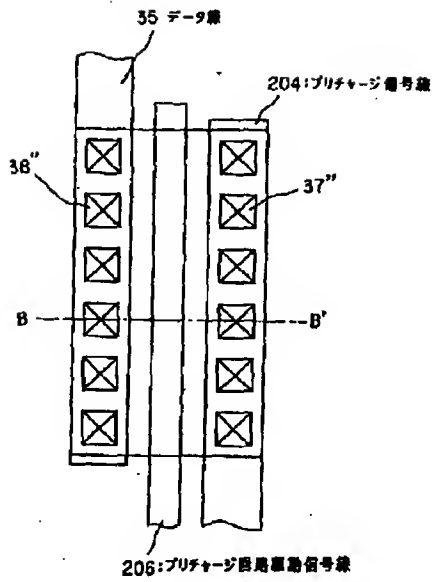
【图 18】



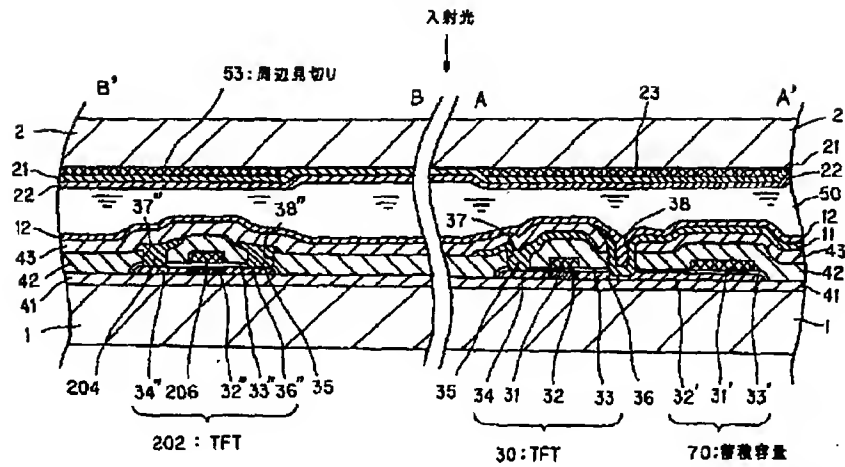
The timing diagram for the 303' decoder circuit shows the following signals and their timing relationships:

- Inputs:** V101, V102, V103, V104, V105, V106, NR01, NR02, NR03, NR04, NR05, NR06, NR07, NR08, NR09, NR10, NR11, NR12, NR13, NR14, NR15, NR16, NR17, NR18, NR19, NR20, NR21, NR22, NR23, NR24, NR25, NR26, NR27, NR28, NR29, NR30, NR31, NR32, NR33, NR34, NR35, NR36, NR37, NR38, NR39, NR40, NR41, NR42, NR43, NR44, NR45, NR46, NR47, NR48, NR49, NR50, NR51, NR52, NR53, NR54, NR55, NR56, NR57, NR58, NR59, NR60, NR61, NR62, NR63, NR64, NR65, NR66, NR67, NR68, NR69, NR70, NR71, NR72, NR73, NR74, NR75, NR76, NR77, NR78, NR79, NR80, NR81, NR82, NR83, NR84, NR85, NR86, NR87, NR88, NR89, NR90, NR91, NR92, NR93, NR94, NR95, NR96, NR97, NR98, NR99, NR100.
- Outputs:** 303', 302, 202, 201, 206, 204.
- Timing:** The diagram shows the timing of the 303' decoder circuit, with signals 302, 202, 201, 206, and 204 being outputs of the circuit. The timing is defined by the input signals V101 through V106 and NR01 through NR100.

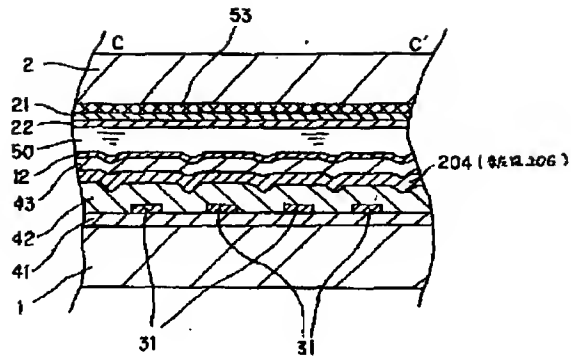
【図12】



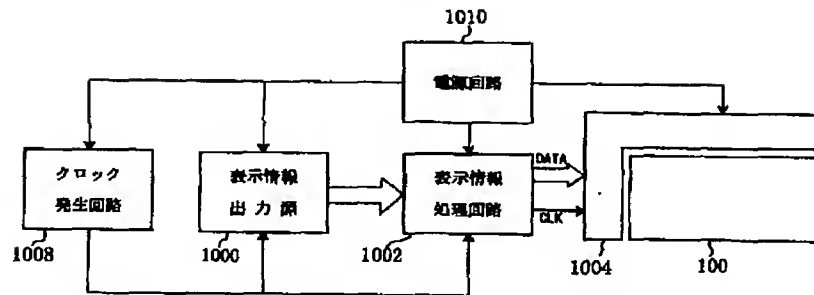
【図13】



【図14】



【図15】



【図 16】

